

UNIVERZITET U BEOGRADU
MATEMATIČKI FAKULTET

Ana Đorđević

**AUTOMATSKO GENERISANJE TEST
PRIMERA UZ POMOĆ STATIČKE ANALIZE
I REŠAVAČA Z3**

master rad

Beograd, 2018.

Mentor:

dr Milena VUJOŠEVIĆ JANIČIĆ, docent
Univerzitet u Beogradu, Matematički fakultet

Članovi komisije:

dr Filip MARIĆ, vanredni profesor
Univerzitet u Beogradu, Matematički fakultet

dr Milan BANKOVIĆ, docent
Univerzitet u Beogradu, Matematički fakultet

Datum odbrane: _____

Mami i tati

Sadržaj

1	Uvod	1
2	Testiranje	3
2.1	Testiranje u procesu razvoja softvera	4
2.2	Vrste testiranja	4
2.3	Strategije testiranja	9
2.4	Načini izvršavanja testova	12
2.5	Načini generisanja testova	13
3	Rešavač Z3	17
3.1	Osnove rešavača	18
3.2	Teorije	19
3.3	Tipovi podataka	23
3.4	Upotreba rešavača korišćenjem standarda SMT-LIB	24
3.5	Upotreba rešavača korišćenjem C++ interfejsa	33
4	Automatsko generisanje test primera	40
4.1	Statička provera ispravnosti softvera	41
4.2	Sistem LAV	42
4.3	Opis problema	44
4.4	Opis arhitekture	44
4.5	Nadogradnja sistema LAV	45
5	Zaključak	53
	Literatura	54

Glava 1

Uvod

Značajan razvoj računarstva i informatike poslednjih decenija uveo je softver u sve segmente života. Razvijeni su brojni softverski sistemi raznovrsnih namena koji se koriste kako za neobavezne tako i za poslovne aktivnosti. Softver je postao neophodan u svim oblastima društva uključujući, između ostalog, privredu, obrazovanje, zdravstvo i medije.

Složenost softverskih sistema neizbežno stvara veći prostor za pravljenje grešaka. U zavisnosti od namene sistema, greške mogu izazvati neprijatnosti ali i katastrofalne posledice po živote ljudi. Kako bismo izbegli ovakve situacije, neophodno je precizno utvrditi ispravnost razvijenog softvera.

Ispravnost softvera najčešće se utvrđuje njegovim izvršavanjem, tj. testiranjem. Prostor mogućih ulaza programa obično je previelik pa nije moguće pokretanje i provera programa svim mogućim ulazima. Poželjno je sprovesti testiranje sistema koristeći samo reprezentativni skup ulaznih podataka. Automatizacija procesa generisanja test primera i provera rezultata testiranja posebno je važna jer olakšava i ubrzava proces testiranja.

Ispravnost softvera je moguće proveravati i bez njegovog izvršavanja, samo na osnovu analize izvornog koda, korišćenjem tehnika statičke analize. Statička analiza koda može biti manuelna, i podrazumeva ručne provere i pregledе koda, ili može biti automatizovana.

U okviru statičke automatizovane provere ispravnosti softvera formiraju se uslovi ispravnosti iskazani formulama u terminima matematičkih teorija [23]. Formirani uslovi ispravnosti definišu model kojim se opisuje ponašanje programa [7]. Proveravanjem modela, primenom različitih tehnika testiranja pronalaze se greške u sistemu. Sistemi za statičku analizu koda mogu se koristiti i za automatsko generisanje test

primera.

Doprinos rada

U okviru ovog rada nadograđen je sistem za statičku proveru ispravnosti softvera LAV podrškom za automatsko generisanje test primera [25]. U okviru sistema LAV, ponašanje programa modeluje se formulama izabrane teorije. Nadogradnja obuhvata prepoznavanje ulaznih vrednosti programa, a zatim izdvajanje odgovarajućih vrednosti modela generisanih od strane alata LAV i rešavača Z3. Na osnovu vrednosti izdvojenih iz modela, formira se test primer za koji je potrebno pokrenuti izvršavanje programa i proveriti da li generisani test primer zaista dovodi do greške u softveru.

Pregled rada

Nastavak rada organizovan je na sledeći način. U glavi 2 opisan je proces testiranja kao važan deo životnog ciklusa razvoja softvera. Navedene su vrste i strategije testiranja uključujući strategiju crne, bele i sive kutije. Opisani su načini izvršavanja i generisanja test primera. Navedeni su neki od alata za automatsko generisanje test primera. Glava 3 daje motivaciju za korišćenje SMT rešavača tokom statičke provere ispravnosti softvera. Opisuju se osnove rešavača Z3 navođenjem podržanih teorija. Dat je pregled najvažnijih tipova i struktura podataka. Opisana su dva formata za komunikaciju sa Z3 rešavačem korišćenjem standarda SMT-LIB i C++ interfejsa i njihova upotreba kroz primere. U glavi 4 opisan je detaljno problem kojim se rad bavi i predloženo rešenje. Opisana je statička provera ispravnosti softvera uključujući tehnike statičke analize. Dat je pregled alata za statičku proveru ispravnosti programa LAV kao i osvrt na dodatu funkcionalnost. Opisana je integracija koda u postojeće klase i module kao i implementacija novih klasa sa ciljem automatskog generisanja test primera. U glavi 5 izneti su osnovni zaključci ovog rada.

Glava 2

Testiranje

Testiranje predstavlja važan deo životnog ciklusa razvoja softvera. Softver se implementira prema zahtevima korisnika sa ciljem rešavanja realnog problema ili kreiranja potrebne funkcionalnosti. Nakon implementacije, softver može u manjoj ili većoj meri odgovarati zahtevima. Svako ponašanje softvera koje se ne slaže sa zahtevima predstavlja grešku koju je poželjno detektovati i eliminisati.

U užem smislu, testiranje predstavlja proveru da li je softver implementiran u skladu sa korisničkim zahtevima. U širem smislu, testiranje obuhvata kontrolu kvaliteta (eng. *Quality Assurance*). Kvalitet softvera određuje se, između ostalog, na osnovu brzine rada, brzine pokretanja, jednostavnosti održavanja i prenošenja na druge platforme [12].

Sa porastom složenosti projekta, raste i značaj testiranja i provera celokupnog softverskog sistema kako bi se izbegli ishodi koji mogu da uniše ceo projekat. Osobe koje sprovode testiranje nazivaju se testeri. S obzirom na to da se greške ne mogu izbeći, potrebno ih je što je moguće ranije otkriti kako bi njihovo otklanjanje bilo brže i jeftinije. Zbog prednosti koje se ostvaruju, najzastupljenije i trenutno najpopуларније metodologije razvoja softvera promovišu paralelnu implementaciju i pisanje testova za svaku od celina koja se razvija u okviru softverskog sistema [27]. Pre isporučivanja softvera, neophodno je da uspešno prođu testovi za svaku od celina sistema.

U poglavljju 2.1 opisane su faze i aktivnosti koje se primenjuju tokom procesa testiranja. U poglavljju 2.2 opisane su vrste testiranja softverskog sistema. U poglavljju 2.3 opisane su strategije testiranja uključujući strategiju crne, bele i sive kutije. Načini izvršavanja testova opisani su u poglavljju 2.4. Načini generisanja testova opisani su u poglavljju 2.5. U poglavljju 2.5 opisane su i neke od tehnika i alata za

automatsko generisanje test primera korišćenjem strategija crne, bele i sive kutije.

2.1 Testiranje u procesu razvoja softvera

Testiranje softvera se u opštem slučaju sastoji od četiri faze pri čemu svaka faza obuhvata veliki broj aktivnosti. Proces testiranja sastoji se od faza planiranja, dizajniranja, izvršavanja i evaluacije testova [15]. Navedene faze ilustrovane su slikom 2.1.

Planiranje (eng. *Test planning*) predstavlja pripremu za ceo proces testiranja i uključuje definisanje zadataka koje je potrebno sprovesti kao i način njihovog izvršavanja. Tokom ove faze, definišu se vrste testova koje će biti sprovedene, metode testiranja, strategije kao i kriterijum završetka. Rezultat planiranja predstavlja skup dokumenata koji sadrže opštiji pogled na sistem koji će se testirati, aktivnosti koje će biti izvršene kao i alate koji će biti korišćeni.

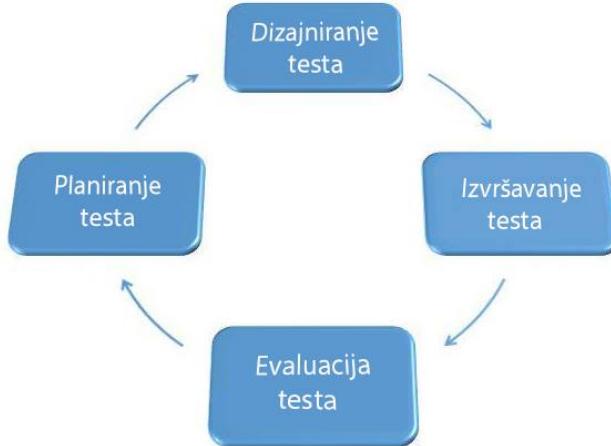
Tokom faze *dizajniranja testova* (eng. *Test design*), vrši se detaljna specifikacija načina na koje će se aktivnosti predviđene planom izvršiti. Pored toga, kreiraju se i precizna uputstva kako će se vršiti testiranje sistema. Tokom ove faze, analizira se sistem koji će biti testiran. Rezultat faze dizajniranja je skup test slučajeva i test procedura koja će biti korišćene u fazi izvršavanja testova.

Izvršavanje testova (eng. *Test execution*) se vrši radi provere funkcionalnosti sistema. To je proces konkretne primene test slučajeva i test procedura formiranih na osnovu plana i dizajna. Izvršavanje testova obuhvata i dodatnu aktivnost praćenja statusa problema. Ova aktivnost podrazumeva eliminaciju prijavljenih problema kao i potvrđivanje da je problem rešen.

Evaluacija testova (eng. *Test evaluation*) predstavlja kreiranje izveštaja kojim se opisuje šta je testirano i potvrđivanje da je implementirani sistem spreman za korišćenje u skladu sa korisničkim zahtevima. Proces evaluacija uključuje i pregled rezultata dobijenih analizom izlaza test slučajeva.

2.2 Vrste testiranja

U literaturi se sreću različite podele testiranja softvera. Svaka je nastala kao posledica posmatranja različitih aspekata i pristupa provere softverskog sistema. Jedan od pristupa odnosi se na testiranje različitih nivoa sistema. Nivoi testiranja mogu biti pojedinačni moduli, grupe modula (vezanih namenom, upotrebom, ponašanjem



Slika 2.1: Faze softverskog testiranja

ili struktrom) ili ceo sistem. U skladu sa pomenutom podelom, prema nivou testiranja, razlikujemo testove jedinice koda, komponentne, integracione i sistemske testove.

U kasnijim fazama razvoja softvera, kada je testiranje sistema po svim nivoima uspešno završeno, pristupa se izvršavanju istraživačkih testova i testova prihvatljivosti.

Testiranjem jedinice koda (eng. *Unit testing*) proverava se funkcionalnost delova sistema koji se nezavisno mogu testirati [37]. U zavisnosti od konteksta i programske paradigme, to mogu biti podprogrami ili veće komponente formirane od tesno povezanih jedinica. Ovom vrstom testiranja proverava se svaki i najmanji deo sistema, pa upravo iz tog razloga ima važnu ulogu prilikom osiguravanja kvaliteta razvijenog softvera. Jedinični testovi definisani su standardom *IEEE Standard for Software Unit Testing* [21]. Cilj jediničnih testova je dokazivanje da komponenta ima predviđenu funkcionalnost. Ukoliko postoje greške u komponenti, one bi trebalo da budu otkrivene u fazi testiranja te komponente. Treba koristiti specijalne slučajeve ulaza, probati granice domena kao i nekorektan ulaz kako bi obezbedili da ne dolazi do pada softverskog sistema pri ovakvim situacijama.

Komponentnim testiranjem (eng. *Component testing*) proveravaju se moduli sastavljeni od više komponenti [19]. Neformalno, komponenta je skup povezanih

jedinica koda koje imaju zajednički interfejs prema ostalim komponentama. Moduli se proveravaju odmah po njihovom kreiranju pri čemu se testiranje može vršiti izolovano od ostatka sistema, u zavisnosti od izabranog modela razvoja. Važno je napomenuti da testiranje jedinica koda obavlja razvojni tim, a testiranje komponenti tim testera. Pored toga, preporuka je da se komponentno testiranje izvrši pre testova integracije koji će biti opisani u nastavku.

Pošto su pojedinačni moduli u sistemu ispravno implementirani, *integracionim testiranjem* (eng. *Integration testing*) proverava se saradnja između modula koji predstavljaju jednu celinu sistema [35]. Ispituje se da li su veze između ovih modula dobro definisane i realizovane, tj. da li moduli komuniciraju na način opisan u specifikaciji projekta. Integracionim testovima pokazuje se da različiti moduli sistema rade ispravno zajedno. Za izvršavanje integracionih testova, obično se zahteva pristup bazi i hardverskim delovima sistema. Ukoliko je testiranje komponenti uspešno završeno, tokom integracionog testiranja mogu se naći manji propusti u komunikaciji između modula, pri čemu možemo biti sigurni da su funkcionalnosti samih modula ispravno implementirane.

Sistemsko testiranje (eng. *System testing*) obuhvata proveravanje sistema kao celine [33]. Ispituje se da li je ponašanje sistema u skladu sa specifikacijom zadatom od strane klijenta. Ova vrsta testiranja stavlja naglasak na nefunkcionalne zahteve sistema kao što su brzina, efikasnost, otpornost na otkaze, uklapanje u okruženje u kojem će se sistem koristiti. Testiranje sistema obavlja se u drugačijim uslovima u odnosu na testiranje jedinica koda i testiranje prihvatljivosti. U proces testiranja sistema uključuje se ceo razvojni tim pod nadzorom rukovodioca projekta. Testiranje sistema obuhvata nekoliko koraka pri čemu će u nastavku biti opisano testiranje performansi i instalaciono testiranje.

Tokom testiranja performansi, izvršavaju se testovi konfiguracije, kapaciteta, kompatibilnosti i bezbednosti kao i regresioni testovi. *Testovima konfiguracije* ispituje se ponašanje sistema u različitim hardverskim i softverskim okruženjima. Različite konfiguracije namenjene su različitim korisnicima sistema. Ovim testovima proveravaju se sve konfiguracije sistema. *Testovima kapaciteta* proverava se ponašanje sistema pri obradama velikih količina podataka. To obuhvata ispitivanje da li su definisane strukture podataka (nizovi, stabla, liste i slično) dovoljnog kapaciteta da prihvate podatke u svim mogućim situacijama. *Testovima kompatibilnosti* proverava se način ostvarivanja komunikacije sistema sa drugim spoljnim sistemima. Ovim testovima se proverava i da li je korisnički interfejs implementi-

ran u skladu sa zahtevima klijenta. Svakako, pri testiranju važna karakteristika je bezbednost sistema. *Testovima bezbednosti* proverava se da li su određene funkcionalnosti dostupne isključivo onim korisnicima kojima su namenjene. Proveravaju se i dostupnost, integritet i poverljivost svih skupova podataka. *Regresiono testiranje* podrazumeva primenu jednom napisanog test primera nekoliko puta za testiranje istog softvera. To se obično radi posle izmena u razvoju sistema, da bi se utvrdilo da nije došlo do lošeg rada nekih funkcija koje nisu bile obuhvaćene izmenama. Regresioni testovi garantuju da su performanse novog sistema barem jednake performansama starog.

Poslednja faza sistemskog testiranja je *instalaciono testiranje*. Ova vrsta testiranja izvodi se instaliranjem softvera na klijentskoj mašini. Prilikom instaliranja, sistem se konfiguriše u skladu sa okruženjem. Ukoliko je potrebno, sistem se povezuje sa spoljnim uređajima i sa njima uspostavlja komunikaciju. Instalacioni testovi se izvršavaju u saradnji sa korisnicima. Ispituje se da li uslovi na klijentskoj mašini i okruženju negativno utiču na neke funkcionalne ili nefunkcionalne osobine sistema. Kada rezultati testiranja zadovoljavaju potrebe klijenta, testiranje se prekida i sistem se formalno isporučuje.

Tokom *istraživačkog testiranja* (eng. *Exploratory testing*) testeri pronalaze i proveravaju druge eventualne pravce korišćenja softverskog sistema [4]. Na taj način podstiče se povećanje kreativnosti testera. Ova vrsta testiranja obuhvata aktivnosti prepoznavanja, kreiranja i izvršavanja novih test slučajeva. Istraživačko testiranje uglavnom ima smisla kada je aplikacija u svom finalnom obliku, kada tester može videti i druge alternativne pravce korišćenja sistema koji ranije nisu mogli biti predmet testiranja. Ukoliko se ova faza testiranja preskoči, postoji opasnost da neke funkcionalnosti sistema ne budu pokrivene testovima.

Testovi prihvatljivosti (eng. *Acceptance testing*) treba da omoguće klijentima i korisnicima da se sami uvere da je napravljeni softver u skladu sa njihovim potrebama i očekivanjima [41]. Ovu vrstu testiranja izvode i procenjuju korisnici, a razvojni tim im pruža pomoć oko tehničkih pitanja, ukoliko za tim ima potrebe. Klijent može da proceni sistem na tri načina: referentnim testiranjem, pilot testiranjem i paralelnim testiranjem. Kod *referentnog testiranja*, klijent generiše test slučajeve koji predstavljaju uobičajne uslove u kojima sistem treba da radi. Ove testove izvode korisnici kako bi procenili da li je softver implementiran u skladu sa očekivanjima. *Pilot testiranje* podrazumeva instalaciju sistema na privremenoj lokaciji i njegovu upotrebu. U ovom slučaju, testiranje se vrši simulacijom svakod-

nevnog rada na sistemu. *Paralelno testiranje* se koristi tokom razvoja, kada jedna verzija softvera zamenjuje drugu ili kada novi sistem treba da zameni stari. Ideja je paralelno funkcionisanje oba sistema (starog i novog) čime se korisnici postepeno privikavaju i prelaze na korišćenje novog sistema.

Opisani načini testiranja ilustrovani su piramidom testiranja na slici 2.2. Piramidom testiranja ilustruje se redosled izvršavanja testova. Testiranje softvera počinje izvršavanjem testova jedinica koda, zatim slede komponentni, integracioni, sistemski, istraživački i testovi prihvatljivosti. Najveći broj testova piše se za testiranje jedinica koda pri čemu svaki deo koda softverskog sistema mora biti pokriven bar jednim testom. Broj testova na svim nivoima zavisi od konkretnog projekta i prilagođava se potrebama klijentata.



Slika 2.2: Piramida testiranja softvera

Pored opisane podele i vrsta testova koje se izvršavaju, postoje i druge podele prema različitim kriterijumima testiranja. Više o podelama i podržanim načinima testiranja može se naći u literaturi [26].

2.3 Strategije testiranja

Testiranjem se obezbeđuje bolje razumevanje specifikacije problema, dizajna i implementacije rešenja. Pored otkrivanja grešaka, glavni ciljevi su obezbeđivanje traženog kvaliteta rešenja sistematskim testiranjem u kontrolisanim uslovima i identifikovanje potpunosti i korektnosti softvera. Tri najvažnije strategije za postizanje kvaliteta i detekciju grešaka su strategija crne kutije, strategija bele kutije i strategija sive kutije [17].

Strategija crne kutije

Testiranje crnom kutijom (eng. *Black Box Testing*) je strategija koja posmatra program kao zatvoreni sistem kako bi se uvrđilo ponašanje programa na osnovu odgovarajućih ulaznih podataka [1]. Ova strategija ne zahteva poznavanje strukture i analizu izvornog koda, već samo osobine definisane specifikacijom softverskog sistema. Sprovodi se tako što se sistemu prosleđuju odgovarajući ulazni podaci a zatim se proverava da li je izlaz u skladu sa očekivanim. Ova strategija se između ostalog primenjuje prilikom testiranja veb aplikacija ili servisa, gde se razmatra veb strana koju je generisao server na osnovu unetih podataka. Strategija testiranja crne kutije obično nije najbolji pristup, ali je uvek opcija. Prednost primene ove strategije je jednostavnost, pošto testiranje može biti vođeno bez poznavanja unutrašnje strukture softverskog sistema. Ulazni podaci za testiranje sistema definišu se tako da povećaju verovatnoću nalaženja greške i da smanje veličinu skupa testova. Ova strategija je potpuno fokusirana na funkcionalnosti rada aplikacije.

U nastavku će biti opisane dve metode koje primenjuju strategiju crne kutije. To su metoda klase ekvivalencije i metoda graničnih vrednosti.

Metoda klase ekvivalencije

Ideja *metode deljenja na klase ekvivalencije* (eng. *Equivalence Partitioning*) je formiranje podskupova (klase) podataka na osnovu ulaznih podataka [8]. Jedna klasa sadrži ulazne podatke koji proizvode slične rezultate pri testiranju. Na primer, jednu klasu podataka mogu činiti ulazni podaci koji otkrivaju istu grešku. U idealnom slučaju, podskupovi su međusobno disjunktni i ceo ulazni skup je pokriven.

Da bismo identifikovali klase, posmatramo specifikaciju klijentskih uslova. Za svaki uslov kreiramo po dve klase u zavisnosti da li je uslov ispunjen ili nije. For-

miramo legalne klase koje obuhvataju ispravne i očekivane ulazne podatke kao i nelegalne klase koje obuhvataju sve ostale slučajeve ulaznih podataka.

Prednost metode deljenja na klase ekvivalencije je manji utrošak vremena pri testiranju softvera usled manjeg broja proverenih test slučajeva. Ulazne vrednosti u okviru jedne klase se smatraju ekvivalentnim, pa je za svaku klasu dovoljno pokretanje samo jednog test slučaja. Proveravanjem većeg broja test slučajeva u istoj klasi, ne identifikuju se nove greške u programu.

Primer 1 ilustruje primenu metode klasa ekvivalencije. Svaka klasa sadrži ulazne vrednosti koje generišu slične izlazne vrednosti pri izvršavanju testova.

Primer 1 *U ovom primeru razlikujemo tri klase ekvivalencije. Jedna klasa sadrži ulazne vrednosti koje pri sabiranju dovode do prekoračenja. Druga klasa sadrži ulazne vrednosti koje pri sabiranju dovode do potkoračenja. Treća klasa sadrži sve ostale ulazne vrednosti. Pripadnost klasi se određuje na osnovu nejednakosti: $INT_MIN \leq a + b \leq INT_MAX$.*

```

1 int klasa_ekvivalencije(int a, int b) {
2
3     int c = a + b;
4
5     if(a>0 && b>0 && c<0) {
6         std::cout << "Prekoracenje ";
7     }
8
9     if (a<0 && b<0 && c>= 0) {
10        std::cout << "Potkoracenje "
11    }
12
13    return c;
14 }
```

Metoda graničnih vrednosti

Kod *metode graničnih vrednosti* (eng. *Boundary Value Analysis*) test slučajevi su napravljeni tako da reprezentuju granice odgovarajućih klasa (ulaznih podataka). Osnovu čini princip prethodno objašnjene metode klasa ekvivalencija [8]. Za svaki skup ulaznih podataka formiraju se tri klase, jedna validna i dve nevalidne. Validna klasa ima ispravne ulazne vrednosti, a nevalidne klase sadrže ulazne vrednosti koje ne pripadaju ispravnim opsezima. Vrednosti na granicama između validne i nevalid-

nih klasa nazivaju se test vektori klasa. Razlog za korišćenje upravo ovih vrednosti za test vektore jesu česte softverske greške baš na granicama opsega važenja.

Za primenu ove metode, potrebno je više vremena za određivanje test slučajeva u poređenju sa drugim metodama strategije crne kutije zbog određivanja granica između validne i nevalidnih klasa.

U primeru 2 ilustruje se primena metode graničnih vrednosti pri čemu se vrši testiranje koda iz primera 1.

Primer 2 *Granice između validne i nevalidnih klasa određujemo na osnovu nejednakosti $INT_MIN \leq a + b \leq INT_MAX$ i one predstavljaju test vektore klasa.*

Strategija bele kutije

Testiranje strategijom bele kutije (eng. *White Box Testing*) zahteva pristup izvornom kodu, dobro poznavanje programskog jezika u kojem je sistem implementiran kao i dizajn konkrentog softverskog proizvoda [46]. Plan testiranja izvodi se proučavanjem celokupnog programskog koda. Za svaku liniju koda može se proveriti da li se ona izvršava u zavisnosti od podataka na ulazu. Takođe, može se vršiti provera izvršavanja pojedinačnih funkcija. Specifičnim testovima proverava se postojanje beskonačnih petlji ili detektovanje delova koda koji se nikad ne izvrši.

Da bi se obezbedila primena strategije bele kutije, neophodno je i poznavanje interne logike i strukture koda kako bi se dizajnirali test slučajevi koji proveravaju kontrolne strukture programskog jezika. Kontrolne strukture obuhvataju naredbe grananja, uslovne naredbe, način menjanja tokova podataka i petlje.

Metode testiranja belom kutijom su testiranje grananja, testiranje osnovnih putanja, testiranje toka podataka i testiranje petlji. Kod *testiranja grananja* testira se svaka moguća odluka u kontroli toka izvršavanja. Ova metoda uključuje i testiranje u slučaju spajanja odluka. *Testiranje osnovnih putanja* prati izvršavanje blokova naredbi i u zavisnosti od izvršenih blokova formira test slučajeve za koje je potrebno pokrenuti softver. Kod *testiranja toka podataka*, formira se graf kontrole podataka koji sadrži informacije o pojavljivanju promenljivih u kodu i načinu njihovog menjanja. Kod *testiranja petlji*, proverava se ispravnost konstrukcija samih petlji.

Testiranje belom kutijom se primenjuje kod testova jedinica koda i sistemskih testova kako bi se eventualno pronašli delovi sistema koji proizvode neodgovarajuće ponašanje. Nedostatak strategije bele kutije je visoka cena testiranja kao i zahtev

za kvalifikovanim testerom. Pored toga, mnoge putanje u sistemu mogu ostati netestirane pa se na taj način mogu sakriti potencijalne greške.

Strategija sive kutije

Testiranje strategijom sive kutije (eng. *Gray Box Testing*) predstavlja kombinaciju prethodne dve strategije. Kod ove strategije postoji pristup nekom segmentu softvera, ali ne i kompletnom softverskom sistemu [18]. Na osnovu analize poznatih delova koda koja odgovara testiranju bele kutije, formiraju se test slučajevi koji se zatim primenjuju na delove sistema o čijoj internoj strukturi nemamo informacija (odgovara testiranju crne kutije). Tehnika sive kutije koristi se u slučajevima testiranja integracije različitih delova koda. Ova strategija povećava pokrivenost koda test primerima kombinovanjem strategija crne i bele kutije.

Kada se primenjuje testiranje sivom kutijom, razlikujemo dve vrste testera. Prvu grupu čine kvalifikovani testeri koji na osnovu delimičnog pristupa izvornom kodu formiraju test slučajeve. Drugu grupu čine testeri čiji je zadatak samo izvršavanje dobijenih test slučajeva bez poznavanja interne strukture sistema. U zavisnosti od procenta celokupnog izvornog koda kome se može pristupiti, pokrivenost koda testovima može biti ograničena.

Metode testiranja sive kutije su ortogonalno testiranje, regresiono testiranje i testiranje obrazaca. *Ortogonalno testiranje* koristi podskup svih kombinacija test slučajeva dobijenih analizom dostupnih delova izvornog koda. *Regresioni testovi* opisani su u poglavlju 2.2. *Testiranje obrazaca* podrazumeva primenu testova obrazaca pri dizajnu softverskih sistema. Ukoliko se sistem implementira prema nekom obrazcu projektovanja, testovima obrazaca proverava se da li je arhitektura sistema u skladu arhitekturom izabranog obrasca.

2.4 Načini izvršavanja testova

U opštem slučaju, test se smatra uspešnim ukoliko je ponašanje sistema pri njegovom izvršavanju u skladu sa korisničkim zahtevima. Međutim, kod sve popularnije metodologije destruktivnog testiranja, test se smatra uspešnim ako se njegovim izvršavanjem otkriva postojanje greške u softveru.

Izvršavanje testova sprovodi se na dva načina, automatizovano i manuelno [22]. *Manuelno testiranje* predstavlja ručno izvršavanje test slučajeva izabranim alatima.

U većini slučajeva, tester prati niz koraka da bi utvrdio ispravnost nekog segmenta softverskog sistema. Nakon toga, formira se izveštaj dobijenih rezultata.

Automatizovano testiranje podrazumeva postojanje određenog koda napisanog kako bi se automatizovali koraci pri izvršavanju test slučaja. Datoteke koje sadrže logiku za testiranje nazivaju se test skripte i mogu biti pisane u svim programskim jezicima.

Tokom manuelnog i automatizovanog izvršavanja testova prate se iste faze procesa testiranja koje se mogu primeniti na različite nivoe i tipove testiranja. Manuelno i automatsko izvršavanje testova ima svoje prednosti i mane. U nastavku će biti navedene neke od njih.

Prilikom testiranja, obično su na raspolaganju ograničeni resursi, čime se onemogüćava efikasno izvršavanje manuelnih testova. Automatizovano testiranje je brže i pouzdano jer su kod manuelnog testiranja mogući propusti usled prekomernog rada ili umora testera. Kako automatizovano izvršavanje ne zahteva prisustvo testera, oni se mogu neprekidno izvršavati. Sa druge strane, automatizovano testiranje je skuplje i zahteva posebno kvalifikovane testere. Ušteda vremena je jako važna za velike sisteme nad kojima se između ostalog izvršavaju i regresioni testovi. Kada se sistem proširuje novom komponentom, pored već izvršenih testova, dodaju se testovi koji proveravaju funkcionalnost nove komponente. Odavde zaključujemo da je automatizacija regresionih testova neophodna zbog uštede vremena.

Izvršavanje jediničnih testova i testova komponenti je uvek automatizovano. Integracioni i sistemski testovi se mogu izvršavati i automatizovano i manuelno. Istraživački i testovi prihvatljivosti se uvek izvršavaju manuelno. Načini izvršavanja testova u okviru piramide testiranja ilustrovani su slikom 2.2.

2.5 Načini generisanja testova

Izvršavanje testova u modernim razvojnim okruženjima je uglavnom automatizovano, ali je generisanje test slučajeva i dalje većinom manuelno. Pod *manuelnim generisanjem testova* podrazumevamo da tester ručno piše testove za koje će softver biti pokrenut. Ovakav način generisanja test primera može zahtevati veliki napor s obzirom da postoji veliki broj slučajeva koje je potrebno pokriti. Iz tog razloga teži se automatizaciji procesa generisanja test primera. Kod *automatskog generisanja testova* se korišćenjem drugih alata dobijaju test primeri za koje se pokreće softver i proverava njegovo ponašanje [42].

Jedna od tehnika automatskog generisanja test primera svodi se na formiranje testova koji pronalaze potencijalne slabosti jezika u kojem je sistem implementiran. Na primer, za programske jezike C i C++ slabosti su prekoračenje bafera, neispravno oslobađanje memorije, dvostruko oslobađanje memorije, deljenje nulom kao i prekoračenje i potkoračenje u aritmetičkim izrazima.

Primeri automatskog generisanja testova

Automatizacija procesa generisanja test primera posebno je važna jer ubrzava proces testiranja. U nastavku će biti navedene neke od tehnika i alata koje imaju za cilj automatsko generisanje test primera.

*Rasplinuto testiranje*¹ (eng. *Fuzz testing*) je primer tehnike koju je moguće potpuno automatizovati i zasniva se na primeni strategije crne kutije [2]. Ovom tehnikom formiraju se neispravni i neočekivani ulazi na osnovu specifikacije softverskog sistema. Test primer sa kojim se započinje testiranje može biti slučajno generisan ili ulaz definisan od strane programera. Svaki naredni test primer generiše se na osnovu potencijalnih slabosti rada aplikacije. Rasplinuto testiranje može se fokusirati na granične vrednosti ulaza ali i na bilo koje ulazne vrednosti koje mogu izazvati nedefinisano ili nebezbedno ponašanje. Može se definisati i kao metod otkrivanja grešaka softvera kreiranjem neočekivanih ulaza i upravljanjem izuzecima. Danas se rasplinuto testiranje najviše koristi u velikim sistemima jer se pokazalo da ova metoda daje jako dobar odnos cene i vremena naspram kvaliteta testiranja.

Uopšteno, postoje dve vrste alata za generisanje testova primenom tehnike rasplinutog testiranja. Jedna grupa alata zahteva posebno kvalifikovane testere koji unose detalje o implementaciji sistema. Druga grupa alata omogućava generisanje testova samo konfiguriranjem parametara o očekivanom ulazu i definisanjem programskog jezika. Prednost ovog pristupa je jednostavnost, dok je mana niži kvalitet testiranja u odnosu na testove koji se formiraju za specifični sistem.

Postoji veliki broj metoda rasplinutog testiranja. Jedna od njih je *slučajna metoda* koja je najmanje efikasna i podrazumeva generisanje nasumičnog test primera. Pored ove metode, koristi se i *metoda izučavanja ulaznih vrednosti* koja analizira sve podržane strukture podataka i opsege ulaznih vrednosti. Takođe, primenjuje se i *rasplinuto testiranje grubom silom* u kojem testiranje počinje ispravnim ulazom, a

¹Naziv testiranja se zasniva na činjenici da postoje situacije u kojima nije moguće znanje o sistemu reprezentovati na apsolutno precizan način. Zbog nepoznavanja interne strukture koda pokušava se generisanje što različitijih ulaznih podataka sa ciljem detektovanja grešaka.

zatim se u svakom sledećem koraku menja svaki bajt ili karakter niske u zavisnosti od tipa ulazne vrednosti. Složeniji ulazi zahtevaju ogroman broj varijacija pa u tom slučaju ne postoji dobra pokrivenost testovima.

Jedan od alata koji primenjuje strategiju sive kutije za automatsko generisanje test primera je *SAGE* [38]. Namena alata SAGE (eng. *Scalable, Automated, Guided Execution*) je proveravanje stabilnosti rada programa koji se izvršavaju na Windows operativnom sistemu čiji su procesori kompatibilni sa x86 skupom instrukcija. Odlikuje se specifičnom arhitekturom i algoritmom koji ga izdvaja od programa slične namene. Za generisanje test primera, alat SAGE koristi program koji se testira i skupove ulaznih podataka koji se jedan za drugim učitavaju u sam program. Cilj je naći skupove ulaznih podataka koji dovode do nedefinisanog i nebezbednog ponašanja tokom izvršavanja programa. Ukoliko SAGE uspe da generiše takav skup ulaznih podataka, smatra se da je on uspešno ispunio svoj zadatak. Nađeni skup podataka se zapisuje u internu bazu alata i nastavlja se potraga za drugim skupovima ulaznih podataka koji izazivaju nebezbedno ponašanje programa, ukoliko takvi postoje. Ulagani podaci se inicijalno biraju praćenjem izvršavanja programa na nivou x86 mašinskog koda. Glavni cilj alata je pokrivenost svih delova programa prolaskom kroz sve grane programa. Važno je napomenuti da se primenom ovog alata ne generišu svi mogući ulazi, s obzirom da njihovo generisanje nije moguće u razumnom roku.

Program SAGE sastoji se od četiri faze koje se izvršavaju jedna za drugom. Te faze su testiranje, praćenje mašinskih instrukcija, generisanje ograničenja i generisanje narednog skupa ulaznih podataka. Izvršavanje četiri faze predstavlja jedan ciklus. Broj ciklusa je jako veliki a ukupno izvršavanje SAGE programa meri se satima ili čak danima. U prvoj fazi program se izvršava koristeći početni skup ulaznih podataka. Ukoliko se tokom ove faze detektuje skup ulaznih podataka koji dovodi do nedefinisanog ponašanja programa, pronađeni skup podataka se dokumentuje u internu bazu alata. Ukoliko ovakav skup ulaznih podataka ne postoji, prelazi se na drugu fazu tokom koje se formira zapis mašinskih instrukcija na osnovu izvornog koda. Za generisanje ograničenja, koriste se blokovi mašinskih instrukcija iz prethodne faze. U poslednjoj fazi se za generisanje novih skupova ulaznih podataka koriste dobijena ograničenja a zatim sledi ponavljanje ciklusa.

KLEE [29] je alat za simboličko izvršavanje [44] koji primenjuje strategiju bele kutije za automatsko generisanje test primera. Nastao je na univerzitetu Illinois i javno je dostupan. Alat proverava greške u radu sa pokazivačima, greške prekora-

čenja bafera i greške deljenja nulom za programe napisane u programskom jeziku C. Ovim alatom postiže se velika pokrivenost kompleksnih programa testovima. KLEE koristi razne optimizacije i heuristike za poboljšanje pokrivenosti koda prilikom simboličkog izvršavanja. Alat ima dva cilja, pokrivanje svake linije izvršnog koda u programu i detektovanje svake nebezbedne operacije ukoliko takva postoji.

Kod normalnog izvršavanja programa, operacije nad operandima proizvode konkretnе vrednosti. Problem složenih programa je eksplozija stanja sistema koju je potrebno proveriti kako bi se generisali test primeri. Iz tog razloga, koristi se pristup simboličkog izvršavanja programa koji opisuje skup vrednosti koji je moguć na dатој putanji u programu. Kada KLEE detektuje grešku, vrši se rešavanje ograničenja trenutne putanje kako bi se proizveo test primer za koji je potrebno izvršiti program upotrebom kompilatora.

KLEE koristi jednostavan pristup za sinhronizaciju sa okruženjem. Naime, veliki deo koda je kontrolisan vrednostima koje se dobijaju iz okruženja kao što su argumenti komandne linije i fajl sistem.

Glava 3

Rešavač Z3

Sistemi za analizu i proveru ispravnosti softvera su veoma kompleksni. Njihovu osnovu predstavlja komponenta koja koristi logičke formule za opisivanja stanja i transformacija između stanja sistema. Opisivanje stanja sistema i provera zahtevanih svojstava sistema zadatih specifikacijom često se svodi na ispitivanje zadovoljivosti odgovarajuće formule logike prvog reda. Proveravanje zadovoljivosti formula vrši se procedurama odlučivanja u odnosu na definisanu teoriju. Formalno, *zadovoljivost u odnosu na teoriju* (eng. *Satisfiability Modulo Theory*, skraćeno SMT) problem je odlučivanja zadovoljivosti u odnosu na osnovnu teoriju T opisanu u klasičnoj logici prvog reda sa jednakošću [5]. Alati koji se koriste za rešavanje ovog problema nazivaju se *SMT rešavači*.

Jedan od najpoznatijih SMT rešavača je *rešavač Z3* kompanije Microsoft koji se koristi za proveru zadovoljivosti logičkih formula u velikom broju teorija [34]. Z3 se najčešće koristi kao podrška drugim alatima, pre svega alatima za analizu i ispitivanje ispravnosti softvera. Pripada grupi SMT rešavača sa integriranim procedurama odlučivanja.

U ovoj glavi opisane su osnove rešavača Z3 u poglavljiju 3.1. U poglavljiju 3.2 opisane su najvažnije teorije uključujući teoriju neinterpretiranih funkcija, teoriju linearne aritmetike, teoriju nelinearne aritmetike, teoriju bitvektora i teoriju nizova. U poglavljiju 3.3 opisani su podržani tipovi podataka. U poglavljiju 3.4 opisan je format za komunikaciju sa rešavačem Z3 korišćenjem standarda SMT-LIB. Pored toga, rešavač Z3 nudi interfejs za direktnu komunikaciju sa programskim jezicima C, C++, Java i Python. U poglavljiju 3.5 opisan je interfejs rešavača Z3 za komunikaciju sa programskim jezikom C++. Oba formata komunikacije imaju istu moć izražajnosti. Šta više, sintaksno se jako slično zapisuju. U poglavljju sa imple-

mentacijom biće korišćen C++ interfejs za komunikaciju sa rešavačem Z3. Važno zapažanje je da su interfejsi za programske jezike C i C++ veoma slični. Više materijala o podržanim interfejsima za programske jezike C, C++, Java i Python može se pronaći u literaturi [39].

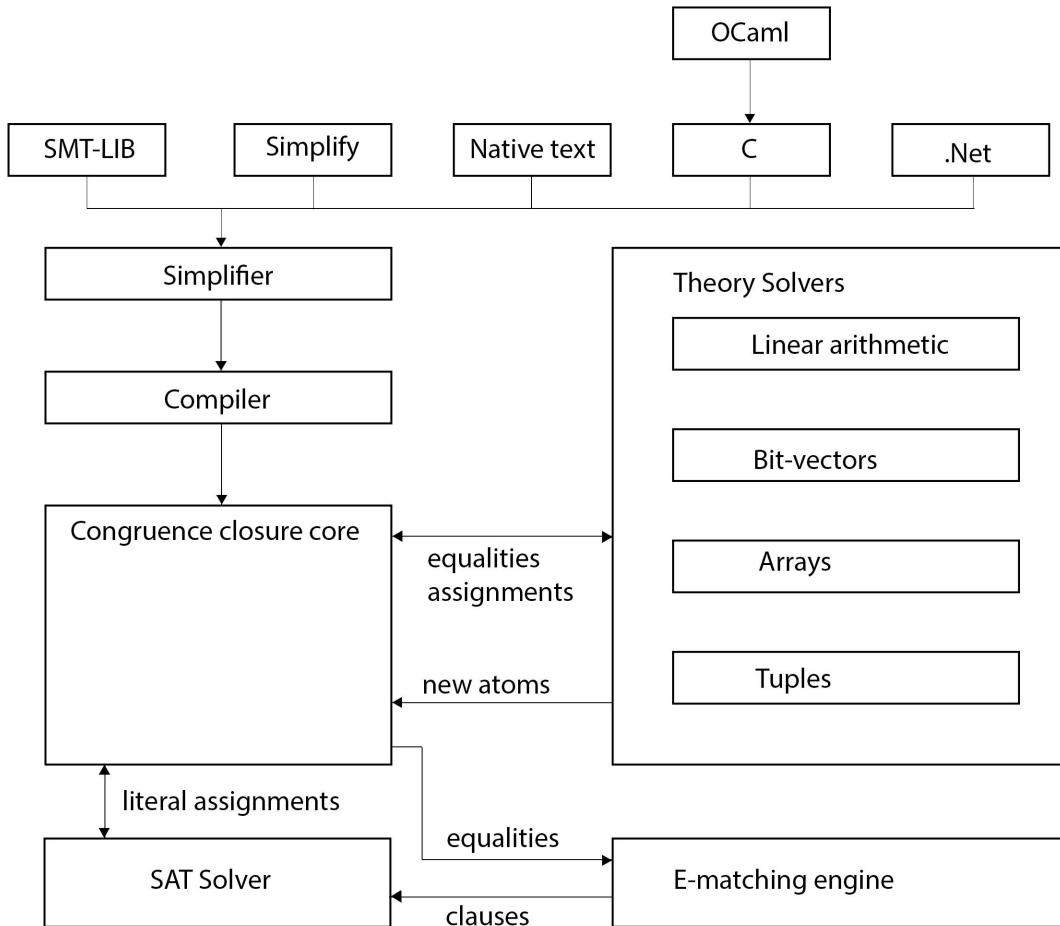
3.1 Osnove rešavača

Problem zadovoljivosti (eng. *Satisfiability problem*, skraćeno SAT) problem je odlučivanja da li za iskaznu formulu u konjunktivnoj normalnoj formi postoji valuatorija u kojoj su sve njene klauze tačne [6]. Rešavači koji se koriste za rešavanje ovog problema nazivaju se *SAT rešavači*. Rešavač Z3 integriše SAT rešavač zasnovan na savremenoj DPLL proceduri i procedure odlučivanja za veliki broj teorija. Implementiran je u programskom jeziku C++. Šematski prikaz arhitekture rešavača [34] prikazan je na slici 3.1.

Formule posleđene rešavaču se najpre procesiraju upotrebom simplifikacije. Simplifikacija primenjuje algebarska pravila redukcije kao što je $p \wedge \text{true} \vdash p$. Ovim procesom vrše se i odgovarajuće zamene kao što je $x=4 \wedge q(x) \vdash x=4 \wedge q(4)$. Nakon simplifikacije, kompilator formira apstraktno sintaksno stablo formula čiji su čvorovi simplifikovane formule (klauze). Zatim se jezgru kongruentnog zatvorenja (eng. *Congruence closure core*) posleđuje apstraktno sintaksno stablo. Jezgro kongruentnog zatvorenja komunicira sa SAT rešavačem koji određuje istinitosnu vrednost literalata prvog reda i klauza.

Glavni gradivni blokovi formula su konstante, funkcijski i relacijski simboli. *Konstante* su specijalan slučaj funkcijskih simbola bez parametara. Svaka konstanta je odredene sorte. *Sorta* odgovara tipu u programskim jezicima. Takođe, svaki *funkcijski simbol* ima zadate sorte svojih argumenata, kao i povratnu sortu. *Relacijski simboli* se mogu smatrati funkcijskim simbolima čija je povratna sorta Boolean. Od konstanti, funkcijskih i relacijskih simbola formiraju se izrazi. Svaki *izraz* ima sortu koja odgovara povratnoj sorti vodećeg simbola. Izrazi sorte Boolean nazivaju se formule. Funkcijski simboli mogu imati argumente sorte Boolean, pa se na taj način formule mogu koristiti kao argumenti funkcijskih simbola.

Formula F je valjana ako je istinitosna vrednost formule *true* za bilo koju interpretaciju funkcijskih i konstantnih simbola. Formula F je zadovoljiva ukoliko postoji bar jedna interpretacija u kojoj je formula tačna. Da bismo odredili da li je formula F valjana, rešavač Z3 proverava da li je formula $\neg F$ zadovoljiva. Ukoliko



Slika 3.1: Arhitektura rešavača Z3 (slika je preuzeta iz rada [34])

je negacija formule nezadovoljiva, onda je polazna formula valjana.

3.2 Teorije

Teorije rešavača Z3 su opisane u okviru višesortne logike prvog reda sa jednakošću. Definisanjem specifične teorije, uvode se restrikcije pri definisanju formula kao i podržanih relacijskih simbola koje se nad njima primenjuju. Na taj način,

specijalizovane metode u odgovarajućoj teoriji mogu biti efikasnije implementirane u poređenju sa opštim slučajem. U nastavku će biti opisane teorija neinterpretiranih funkcija, teorija linearne aritmetike, teorija nelinearne aritmetike, teorija bitvektora i teorija nizova.

Teorija neinterpretiranih funkcija

Teorije obično određuju interpretaciju funkcijskih simbola. Teorija koja ne zadaje nikakva ograničenja za funkcijске simbole naziva se *teorija neinterpretiranih funkcija* (eng. *Theory of Equality with Uninterpreted Functions*, skraćeno EUF).

Kod rešavača Z3, funkcijski i konstantni simboli teorije EUF su neinterpretirani. Ovo je kontrast u odnosu na simbole ostalih teorija. Na primer, simbol $+$ ima standardnu interpretaciju u teoriji aritmetike. Neinterpretirani funkcijski i konstantni simboli su maksimalno fleksibilni i dozvoljavaju bilo koju interpretaciju koja je u skladu sa ograničenjima.

Za razliku od programskega jezika, funkcije logike prvog reda su totalne, tj. definisane su za sve vrednosti ulaznih parametara. Na primer, deljenje nulom je dozvoljeno, ali nije specifikovano šta ono predstavlja.

Bazni fragment teorije neinterpretiranih funkcija (eng. *Quantifier-Free Equalities and Uninterpreted Function Theory*) je odlučiv i postoji procedura odlučivanja polinomijalne vremenske složenosti. U opštem slučaju, ako razmatramo i kvantifikatore, ova teorija je neodlučiva. Jedna od procedura odlučivanja baznog fragmenta teorije neinterpretiranih funkcija zasniva se na primeni algoritma Nelson-Open (eng. *Nelson-Oppen algorithm*). O ovom algoritmu može se više naći u literaturi [20].

Teorija linearne aritmetike

Rešavač Z3 sadrži procedure odlučivanja za *linearu aritmetiku nad celobrojnim i realnim brojevima*. Dodatni materijali o procedurama odlučivanja linearne aritmetike dostupni su u literaturi [16].

U okviru celobrojne linearne aritmetike, podržani funkcijski simboli su $+$, $-$ i $*$ pri čemu je kod množenja bar jedan operand numeral. Numerali (poput 0, 1, 2...) imaju unapred zadatu interpretaciju u teoriji celobrojne linearne aritmetike. Važno je napomenuti da celobrojna linearna aritmetika dozvoljava izraze poput $2*x$, ali ne i izraze poput $a*x$, gde je a simbol konstante. Nad funkcijskim simbolima, čiji su specijalni slučajevi konstante mogu se primenjivati relacijski operatori $<$, \leq , $>$ i \geq .

Celobrojna linearna aritmetika je odlučiva. Procedure odlučivanja zasnivaju se na primeni simpleks algoritma, uz razne dodatne tehnike za pronalaženje celobrojnog rešenja [30].

U okviru realne linearne aritmetike, podržani funkcijski simboli su $+$, $-$ i $*$ pri čemu je kod množenja bar jedan operand numeral. Za interpretaciju numerala i operaciju množenja važe ista pravila koja su navedena za teoriju celobrojne linearne aritmetike. Podržane su operacije *div* i *mod*, uz uslov da je drugi operand konstanta različita od 0. Nad funkcijskim simbolima, čiji su specijalni slučajevi konstante mogu se primenjivati relacijski operatori $<$, \leq , $>$ i \geq .

Realna linearna aritmetika je odlučiva. Postoje algoritmi odlučivanja polinomijalne vremenske složenosti. Ipak, češće se koriste metode zasnovane na simpleks algoritmu koje su eksponencijalne složenosti u najgorem slučaju, ali u praksi daje dobre rezultate.

Teorija nelinearne aritmetike

Formula predstavlja *formulu nelinearne aritmetike* ako sadrži izraz oblika $(* t s)$, gde ni t ni s nisu numerali. Celobrojna nelinearna aritmetika je neodlučiva, tj. ne postoji procedura koja za proizvoljnu formulu vraća zadovoljivost ili nezadovoljivost. U najvećem broju slučajeva, rešavač Z3 vraća nepoznat rezultat. Realna nelinearna aritmetika je odlučiva. Za probleme realne nelinearne aritmetike, rešavač Z3 koristi metode odlučivanja zasnovane na Grebnerovim bazama. Više o metodama odlučivanja realne nelinearne aritmetike može se pronaći u literaturi [14].

Teorija bitvektora

Svaki bitvektor se može tumačiti kao neoznačen binarni broj i kao označen broj u potpunom komplementu, u zavisnosti od toga koja se operacija nad njim primjenjuje. Teorija bitvektora omogućava apstrakciju stvarne hardverske aritmetike. Bazni fragment ove teorije je odlučiv.

Rešavač Z3 podržava bitvektore proizvoljne konačne dužine. (`_BitVec n`) je sorta bitvektora čija je dužina `n`. Bitvektor literali se mogu definisati koristeći binarnu, decimalnu ili heksadecimalnu notaciju. U binarnom i heksadecimalnom slučaju, veličina bitvektora je određena brojem karaktera. Na primer, literal `#b010` u binarnom formatu je bitvektor dužine 3. Kako konstanta `a` u heksadecimalnom formatu odgovara dekadnom broju 10, literal `#x0a` je bitvektor veličine 8 sa vred-

nošću 10. Veličina bitvektora mora biti specifikovana u decimalnom formatu. Na primer, reprezentacija (`_ bv10 32`) je bitvektor dužine 32 sa vrednošću 10. Podrazumevano, Z3 predstavlja bitvektore u heksadecimalnom formatu ukoliko je dužina bitvektora umnožak broja 4 a u suprotnom u binarnom formatu. Bitvektor literali mogu biti reprezentovani u decimalnom formatu. Više materijala o procedurama odlučivanja za teoriju bitvektora može se naći u literaturi [9].

Pri korišćenju operatora nad bitvektorima, mora se eksplisitno navesti tip operatora. Zapravo, za svaki operator podržane su dve varijante za rad sa označenim i neoznačenim operandima. Ovo je kontrast u odnosu na programske jezike u kojima kompilator na osnovu argumenata implicitno određuje tip operacije (označena ili neoznačena varijanta).

U skladu sa prethodno navedenom činjenicom, teorija bitvektora ima na raspolaganju različite verzije aritmetičkih operacija za označene i neoznačene operative. Za rad sa bitvektorima od aritmetičkih operacija definisane su operacije sabiranja, oduzimanja, određivanje negacije (zapisivanja broja u komplementu invertovanjem svih bitova polaznog broja), množenja, izračunavanja modula pri deljenju, šiftovanje u levo kao i označeno i neoznačeno šiftovanje u desno. Podržane su sledeće logičke operacije: disjunkcija, konjunkcija, unarna negacija, negacija konjunkcije i negacija disjunkcije. Definisane su različite relacije nad bitvektorima kao što su \leq , $<$, \geq i $>$.

Teorija nizova

Osnovnu teoriju nizova karakterišu `select` i `store` funkcije. Funkcijom (`select a i`) vraća se vrednost na poziciji `i` u nizu `a`, dok se funkcijom (`store a i v`) formira novi niz, identičan nizu `a` pri čemu se na poziciji `i` nalazi vrednost `v`. Rešavač Z3 sadrži procedure odlučivanja za osnovnu teoriju nizova. Dva niza su jednaka ukoliko su vrednosti svih elemenata na odgovarajućim pozicijama jednake.

Konstantni nizovi

Nizovi sa konstantnim vrednostima mogu se specifikovati koristeći `const` konstrukciju. Prilikom upotrebe `const` konstrukcije rešavač Z3 ne može da odluči kog tipa su elementi niza pa se on mora eksplisitno navesti. Interpretacija nizova je slična interpretaciji funkcija. Z3 koristi konstrukciju (`_ as-array f`) za određivanje interpretacije niza. Ako je niz `a` jednak rezultatu konstrukcije (`_ as-array f`), tada za svaki indeks `i`, vrednost (`select a i`) odgovara vrednosti (`f i`).

Primena map funkcije na nizove

Rešavač Z3 obezbeđuje primenu parametrizovane funkcije `map` na nizove. Funkcijom `map` omogućava se primena proizvoljnih funkcija na sve elemente niza.

Nad nizovima se mogu vršiti slične operacije kao i nad skupovima. Rešavač Z3 podržava računanje unije, preseka i razlike dva niza. Ovi operatori se tumače na isti način kao i u teoriji skupova. Za nizove `a` i `b`, pomenuti operatori mogu se koristiti navođenjem funkcija:

`(union a b)` ; kreiranje unije dva niza kao skupa
`(intersect a b)` ; kreiranje preseka dva niza kao skupa
`(difference a b)` ; kreiranje razlike dva niza kao skupa

3.3 Tipovi podataka

U okviru rešavača Z3 dostupni su *primitivni tipovi podataka*, definisanjem konstanti različitih sorti. Neke od najčešće korišćenih su konstante bulovske, celobrojne i realne sorte. Pored toga, mogu se definisati *algebarski tipovi podataka*. Algebarski tipovi podataka omogućavaju specifikaciju uobičajnih struktura podataka. Slogovi, torke i skalari (nabrojivi tipovi) spadaju u algebarske tipove podataka. Primena algebarskih tipova podataka može se generalizovati. Mogu se koristiti za specifikovanje konačnih listi, stabala i rekurzivnih struktura.

Slogovi

Slog se specifičuje kao tip podataka sa jednim konstruktorom i proizvoljnim brojem elemenata sloga. Rešavač Z3 ne dozvoljava povećavanje broja argumenta sloga nakon njegovog definisanja. Važi svojstvo da su dva sloga jednaka samo ako su im svi argumenti jednaki.

Skalari (nabrojivi tipovi)

Sorta *skalara* je sorta konačnog domena. Elementi konačnog domena se tretiraju kao različite konstante. Na primer, neka je `S` skalarni tip sa tri vrednosti `A`, `B` i `C`. Moguće je da tri konstante skalarnog tipa `S` budu različite. Ovo svojstvo ne može važiti u slučaju četiri konstante.

Rekurzivni tipovi podataka

Rekurzivni tip podatka uključuje u sebi drugi podatak istog tipa. Standardni primer rekurzivnog tipa podataka je lista.

Lista celobrojnih vrednosti sa imenom `list` može se deklarisati naredbom:

```
(declare-datatypes (list (nil) ((head Int) (tail list)))
```

Rešavač Z3 ima ugrađenu podršku za liste korišćenjem ključne reči `List`. Prazna lista se definiše korišćenjem ključne reči `nil` a konstruktor `insert` se koristi za dodavanje elemenata u listu. Selektori `head` i `tail` se definišu na uobičajen način.

3.4 Upotreba rešavača korišćenjem standarda SMT-LIB

Ulagani format rešavača Z3 je definisan *standardom SMT-LIB 2.5* [10]. Standard definiše jezik logičkih formula čija se zadovoljivost proverava u odnosu na neku teoriju. Cilj standarda je pojednostavljinjanje jezika logičkih formula povećavanjem njihove izražajnosti i fleksibilnosti kao i obezbeđivanje zajedničkog jezika za sve SMT rešavače.

U okviru rešavača Z3, mogu se deklarisati konstante i funkcije. Naredbom `declare-const` deklariše se konstanta odgovarajuće sorte. Sorta može biti parametrizovana i u tom slučaju su specifikovana imena njenih parametara. Naredbom `(define-sort [symbol] ([symbol]*) [sort])` vrši se specifikacija sorte. Naredbom `declare-fun` deklariše se funkcionalni simbol.

Naredbom `(declare-const a Int)` deklariše se konstanta celobrojnog tipa. Naredbom `(declare-fun f (Int Int) Int)` deklariše se funkcija sa argumentima celobrojnog tipa i povratnom vrednošću celobrojnog tipa.

Interpretacija konstanti i funkcionalnih simbola određena je definicijom. Na primer, definicija `(define-fun a () Int [val])` dodeljuje promenljivoj `a` vrednost `val`. Definicija funkcije slična je funkcijama programskega jezika. Definicijom

```
(define-fun f ((x!0 Int) (x!1 Bool)) Int
  (or
    (and (and (= x!0 11) (= x!1 true)) 0)
    (and (not (and (= x!0 11) (= x!1 true))) 0)
  )
)
```

vrši se dodeljivanje vrednosti promenljivama $x!0$, $x!1$ kao i povratne vrednosti funkcije.

Interno, rešavač Z3 održava stek korisnički definisanih formula i deklaracija. Formule se zapisuju u logici prvog reda. Formule i deklaracije jednim imenom nazivamo tvrđenjima. Naredbom **push** kreira se novi opseg i čuva se trenutna veličina steka. Naredbom **pop** uklanjuju se sva tvrđenja i deklaracije zadate posle push-a sa kojima se naredba uparuje. Naredbom **assert** dodaje se formula na interni stek. Skup formula na steku je zadovoljiv ako postoji interpretacija u kojoj sve formule imaju istinitosnu vrednost tačno. Ova provera se vrši naredbom **check-sat**. U slučaju zadovoljivosti vraća se **sat**, u slučaju nezadovoljivosti vraća se **unsat**, a kada rešavač ne može da proceni da li je formula zadovoljiva ili ne vraća se **unknown**. Naredbom **get-model** vraća se interpretacija u kojoj su sve formule na steku tačne.

U primeru 3 koristimo činjenicu da se valjanost formule pokazuje ispitivanjem zadovoljivosti negirane formule.

Primer 3 *Dokazivanje de Morganovog zakona dualnosti ispitivanjem valjanosti formule: $\neg(a \wedge b) \Leftrightarrow (\neg a \vee \neg b)$ tako što se kao ograničenje dodaje negacija polazne formule. Z3 pronalazi da je negacija formule nezadovoljiva, pa je polazna formula tačna u svim interpretacijama.*

Formula prosledjena rešavaču:	Izlaz:
(declare-const a Bool)	
(declare-const b Bool)	
(define-fun demorgan () Bool	
(= (and a b) (not (or (not a) (not b))))	
)	
(assert (not demorgan))	
(check-sat)	
(get-model)	

Rešavač Z3 podržava celobrojne i realne konstante. Naredbom **declare-const** deklarišu se celobrojne i realne konstante. Rešavač ne vrši automatsku konverziju između celobrojnih i realnih konstanti. Ukoliko je potrebno izvršiti ovakvu konverziju koristi se funkcija **to-real** za konvertovanje celobrojnih u realne vrednosti. Realne konstante treba da budu zapisane sa decimalnom tačkom. Primer 4 ilustruje deklarisanje konstanti i funkcija kao i primenu funkcije na konstante. Ispituje se zadovoljivost ograničenja.

Primer 4 Rešavaču se prosleđuju ograničenja koje sadrže primenu funkcije f na celobrojnu konstantu a i relacijske operatore. Rešavač Z3 pronalazi da je ovo tvrdjenje zadovoljivo i daje prikazani model.

Formula posledena rešavaču:	Izlaz:
(declare-const a Int)	sat
(declare-fun f (Int Bool) Int)	(model
(assert (> a 10))	(define-fun a () Int 11)
(assert (< (f a true) 100))	(define-fun f ((x!1 Int) (x!2 Bool)) Int
(check-sat)	(ite (and (= x!1 11) (= x!2 true)) 0 0))
(get-model))

Primer 5 ilustruje pronalaženje interpretacija celobrojnih i realnih konstanti. Interpretacija se svodi na pridruživanje brojeva svakoj konstanti.

Primer 5 Rešavaču se prosleđuju jednostavna ograničenja za celobrojne i realne konstante. Ograničenja sadrže aritmetičke i relacijske operatore. Rešavač vraća zadovoljivost tvrdjenja i dobijeni model prikazujemo u nastavku.

Formula posledena rešavaču:	Izlaz:
(declare-const a Int)	sat
(declare-const b Int)	(model
(declare-const c Int)	(define-fun b () Int 0)
(declare-const d Real)	(define-fun a () Int 1)
(declare-const e Real)	(define-fun e () Real 4.0)
(assert (> e (+ (to_real (+ a b)) 2.0)))	(define-fun c () Int 0)
(assert (= d (+ (to_real c) 0.5)))	(define-fun d () Real (/ 1.0
(check-sat)	2.0))
(get-model))

Jezik SMT-LIB podržava i uslovni operator. Na primer, izraz (ite (and (= x!1 11) (= x!2 false)) 21 0) ima vrednost 21 kada je promenljiva x!1 jednaka 11, a promenljiva x!2 ima vrednost False. U suprotnom, vraća se 0.

U slučaju deljenja, može se koristiti ite (if-then-else) operator i na taj način se može dodeliti interpretacija u slučaju deljenja nulom.

Mogu se konstruisati novi operatori, korišćenjem konstruktora define-fun. Ovo je zapravo makro, pa će rešavač vršiti odgovarajuće zamene. U primeru 6 ilustruje

se definisanje novog operatora. Zatim se novi operator primenjuje na konstante, uvode se ograničenja i ispituje njihova zadovoljivost.

Primer 6 Definišemo operator deljenja tako da rezultat bude specifikovan i kada je delilac 0. Uvode se dve konstante realnog tipa i primenjuje se definisani operator. Rešavač Z3 pronalazi nezadovoljivost tvrdjenja s obzirom da operator *mydiv* vraća 0 pa relacija poređenja ne može biti tačna.

Formula prosleđena rešavaču:

```
(define-fun mydiv ((x Real) (y Real)) Real
  (if (not (= y 0.0)) (/ x y) 0.0))
  (declare-const a Real)
  (declare-const b Real)
  (assert (>= (mydiv a b) 1.0))
  (assert (= b 0.0))
  (check-sat))
```

Izlaz:

unsat

Primer 7 ilustruje rešavanje nelinearnog problema uvođenjem ograničenja nad realnim konstantama. Ispituje se zadovoljivost prosleđenih ograničenja. Kada su prisutna samo nelinearna ograničenja nad realnim konstantama, Z3 koristi posebne metode odlučivanja.

Primer 7 Rešavaču se prosleđuje ograničenje $b^3 + b * c = 3$ nad realnim konstantama. Rešavač vraća zadovoljivost tvrdjenja i dobijeni model prikazujemo u nastavku.

Formula prosleđena rešavaču:

```
(declare-const b Real)
  (declare-const c Real)
  (assert (= (+ (* b b b) (* b c)) 3.0))
  (check-sat)
  (get-model))
```

Izlaz:

```
sat
(model
  (define-fun b () Real (/ 1.0 8.0))
  (define-fun c () Real (/ 15.0 64.0)))
)
```

Primer 8 ilustruje različite načine predstavljanja bitvektora. Ukoliko zapis počinje sa #b, bitvektor se zapisuje u binarnom formatu. Ukoliko zapis počinje sa #x, bitvektor se zapisuje u heksadecimalnom formatu.

Primer 8 Nakon specifikacije formata, zapisuje se dužina vektora. Drugi način zapisa počinje skraćenicom bv, navođenjem vrednosti i na kraju dužine. Naredbom

(display t) štampa se izraz *t*.

Formula prosleđena rešavaču:

```
(display #b0100)
(display (_ bv20 8))
(display (_ bv20 7))
(display #x0a)
(set-option :pp.bv-literals false)
(display #b0100)
(display (_ bv20 8))
(display (_ bv20 7))
(display #x0a)
```

Izlaz:

```
#x4
#x14
#b0010100
#x0a
(_ bv4 4)
(_ bv20 8)
(_ bv20 7)
(_ bv10 8)
```

Primer 9 ilustruje primenu aritmetičkih operacija nad bitvektorima. Podržane aritmetičke operacije su sabiranje (**bvadd**), oduzimanje (**bvsub**), unarna negacija (**bvneg**), množenje (**bvmul**), računanje modula (**bvmod**), šiftovanje uлево (**bvshl**), neoznačeno (logičko) šiftovanje uлево (**bvlshr**) i označeno (aritmetičko) šiftovanje uлево (**bvashr**). Od logičkih operacija postoji podrška za disjunkciju (**bvor**), konjunkciju (**bvand**), ekskluzivnu disjunkciju (**bvxor**), negaciju disjunkcije (**bvnor**), negaciju konjunkcije (**bvnand**) i negaciju ekskluzivne disjunkcije (**bvnxor**).

Primer 9 Ovaj primer ilustruje primenu nekih aritmetičkih operacija nad bitvektorima i dobijene rezultate. Naredbom (*simplify t*) prikazuje se jednostavniji izraz ekvivalentan izrazu *t* ukoliko postoji. Standard SMT-LIB ne definiše naredbu *simplify*, već ona predstavlja ekstenziju rešavača Z3.

Formula prosleđena rešavaču:

```
(simplify (bvadd #x07 #x03))
(simplify (bvsub #x07 #x03))
(simplify (bvneg #x07))
(simplify (bvmul #x07 #x03))
(simplify (bvsmod #x07 #x03))
(simplify (bvshl #x07 #x03))
(simplify (bvlshr #xf0 #x03))
(simplify (bvashr #xf0 #x03))
(simplify (bvor #x6 #x3))
(simplify (bvand #x6 #x3))
```

Izlaz:

```
#x0a
#x04
#xf9
#x15
#x01
#x38
#x1e
#xfe
#x7
#x2
```

Postoji brz način da se proveri da li su brojevi fiksne dužine stepeni dvojke. U primeru 10 pokazuje se da je bitvektor x stepen dvojke ako i samo ako je vrednost izraza $x \wedge (x - 1)$ jednaka 0.

Primer 10 Provera da li je broj stepen dvojke primenjuje se na bitvektore čije su vrednosti 0, 1, 2, 4 i 8. Rešavaču se prosledjuje negacija formule. U svim slučajevima brojevi su stepeni dvojke pa rešavač Z3 vraća nezadovoljivost.

Formula prosledena rešavaču:

```
(define-fun is-power-of-two
  ((x (_ BitVec 4))) Bool
  (= (#x0 (bvand x (bvs sub x #x1)))
  )
  (declare-const a (_ BitVec 4))
  (assert
    (not (= (is-power-of-two a)
      (or (= a #x0)
          (= a #x1)
          (= a #x2)
          (= a #x4)
          (= a #x8)
        )))
    )
  )
  (check-sat)
```

Izlaz:

unsat

Primer 11 ilustruje upotrebu relacija nad bitvektorima. Podržane relacije uključuju neoznačene i označene verzije za operatore $<$, \leq , $>$ i \geq . Neoznačene varijante počinju nazivom `bvu`, a u nastavku sledi ime relacije. Označene varijante počinju nazivom `bvs`, a u nastavku ponovo sledi ime relacije.

Primer 11 Primer ilustruje upotrebu označenih i neoznačenih verzija operatora nad bitvektorima. Na primer, relacija \leq nad neoznačenim brojevima zadaje se naredbom `bvule`, a relacija $>$ nad neoznačenim brojevima naredbom `bvugt`. Slično, relacija \geq nad neoznačenim brojevima zadaje se naredbom `bvsge`, a relacija $<$ nad označenim brojevima naredbom `bvslt`.

Formula prosleđena rešavaču:

(simplify (bvule #x0a #xf0))	true
(simplify (bvult #x0a #xf0))	true
(simplify (bvuge #x0a #xf0))	false
(simplify (bvugt #x0a #xf0))	false
(simplify (bvsle #x0a #xf0))	false
(simplify (bvslt #x0a #xf0))	false
(simplify (bvsge #x0a #xf0))	true
(simplify (bvsgt #x0a #xf0))	true

Izlaz:

Rešavač Z3 nudi funkcije za promenu načina reprezentacije brojeva. Moguće su konverzije reprezentacije brojeva linearne aritmetike u reprezentaciju bitvektora i obrnuto. Ovaj rezultat može se postići naredbama:

```
(define b (int2bv[32] z))
(define c (bv2int[Int] x))
```

Primer 12 ilustruje poređenje bitvektora koristeći označene i neoznačene verzije operatora. Ispituje se zadovoljivost prosleđenog ograničenja.

Primer 12 Označeno poređenje, kao što je *bvsle*, uzima u obzir znak bitvektora za poređenje, dok neoznačeno poređenje naredbom *bvule* tretira bitvektor kao prirodan broj. Rešavač Z3 pronalazi da je tvrđenje zadovoljivo i daje prikazani model.

Formula prosleđena rešavaču:

(declare-const a (_ BitVec 4))	sat
(declare-const b (_ BitVec 4))	(model
(assert (not (= (bvule a b) (bvsle a b))))	(define-fun b () (_ BitVec 4) #xe)
(check-sat)	(define-fun a () (_ BitVec 4) #x0)
(get-model))

Izlaz:

Primer 13 ilustruje kako se definišu nizovi sa konstantnim vrednostima. Zatim se dodaju ograničenja korišćenjem funkcije *select* i ispituje se njihova zadovoljivost.

Primer 13 Definišemo konstantni niz m celobrojnog tipa i dve celobrojne konstante a i i. Uvodimo ograničenje da niz m sadrži samo jedinice. Z3 pronalazi da ovo

tvrđenje zadovoljivo i daje prikazani model.

Formula prosledena rešavaču:

```
(declare-const m (Array Int Int))
(declare-const a Int)
(declare-const i Int)
(assert (= m ((as const (Array Int Int)) 1)))
(assert (= a (select m i)))
(check-sat)
(get-model)
```

Izlaz:

```
sat
(model
  (define-fun m () (Array Int Int)
    (_ as-array k!0)
  )
  (define-fun i () Int 0)
  (define-fun a () Int 1)
  (define-fun k!0 ((x!0 Int))
    Int (ite (= x!0 0) 1 1)
  )
)
```

Primer 14 ilustruje primenu funkcije `map` na sve elemente konstatnih nizova. Za svaka dva elementa koji pripadaju različitim nizovima, pokazuje se važenje De Morganovog zakona iz primera 3.

Primer 14 Kao ograničenje dodajemo negaciju navedene formule. Rešavač Z3 vraća nezadovoljivost negirane formule, odakle zaključujemo da je polazna formula valjana.

Formula prosledena rešavaču:

```
(define-sort Set (T) (Array T Bool))
(declare-const a (Set Int))
(declare-const b (Set Int))
(assert (not (= ((_ map and) a b) ((_ map not)
  ((_ map or) ((_ map not) b) ((_ map not) a)))))
)
(check-sat)
```

Izlaz:

unsat

U primeru 15 pokazuje se da su dva sloga jednaka ako i samo ako su im svi argumenti jednaki. Uvodi se parametarski tip `Pair` i koriste se selektorske funkcije `first` i `second`.

Primer 15 Nakon definisanja slogova `p1` i `p2`, dodaje se ograničenje koje se odnosi na drugi element sloga. Dodajemo i ograničenje da su slogovi `p1` i `p2` jednaki. Rešavač Z3 vraća zadovoljivost formule i odgovarajući model.

Formula posledena rešavaču:

```
(declare-datatypes (T1 T2)
  (Pair (mk-pair (first T1) (second T2))))
  (declare-const p1 (Pair Int Int))
  (declare-const p2 (Pair Int Int))
  (assert (= p1 p2))
  (assert (> (second p1) 20))
  (check-sat)
  (get-model))
```

Izlaz:

```
sat
(model
  (define-fun p1 () (Pair Int Int)
    (mk-pair 0 21))
  (define-fun p2 () (Pair Int Int)
    (mk-pair 0 21)))
)
```

U primeru 16 ilustruje se definisanje listi kao i dodavanje ograničenja korišćenjem selektorskih funkcija `head` i `tail`. Ispituje se zadovoljivost tvrđenja.

Primer 16 Pored ograničenja za prve elemente liste, tražimo model takav da liste l_1 i l_2 nisu jednake, tj. da nisu svi elementi na odgovarajućim pozicijama u listama jednakci. Rešavač Z3 vraća zadovoljivost tvrđenja i dobijeni model prikazujemo u nastavku.

Formula posledena rešavaču:

```
(declare-const l1 (List Int))
  (declare-const l2 (List Int))
  (declare-const l3 (List Int))
  (declare-const x Int)
  (assert (not (= l1 nil)))
  (assert (not (= l2 nil)))
  (assert (= (head l1) (tail l2)))
  (assert (not (= l1 l2)))
  (assert (= l3 (insert x l2)))
  (assert (> x 100))
  (check-sat)
  (get-model))
```

Izlaz:

```
sat
(model
  (define-fun l3 () (List Int)
    (insert 101 (insert 0 (insert 1 nil))))
  (define-fun x () Int 101)
  (define-fun l1 () (List Int) (insert 0 nil))
  (define-fun l2 () (List Int) (insert 0
    (insert 1 nil)))
  )
)
```

U prethodnom primeru, uvode se ograničenja da su liste l_1 i l_2 različite od `nil`. Ova ograničenja se uvode jer interpretacija selektora `head` i `tail` nije specifikovana u slučaju praznih lista.

3.5 Upotreba rešavača korišćenjem C++ interfejsa

C++ interfejs prema rešavaču Z3 obezbeđuje različite strukture podataka, klase i funkcije koje su potrebne za direktnu komunikaciju C++ aplikacije sa rešavačem. Neke od najbitnijih klase biće opisane u nastavku, dok se kompletan opis interfejsa može naći na internetu [40].

Klase `Z3_sort` koristi se za definisanje sorte izraza. Prilikom definisanja izraza navodi se sorta kako bi bio poznat skup vrednosti koje mu se mogu dodeliti kao i skup dozvoljenih metoda. Sorte izraza definisane su nabrojivim tipom. Neke od najvažnijih sorti su `Z3_BOOL_SORT`, `Z3_INT_SORT`, `Z3_REAL_SORT`, `Z3_BV_SORT` i `Z3_ARRAY_SORT`. Određivanje sorte izraza vrši se funkcijom `sort_kind()` sa povratnom vrednošću nabrojivog tipa. Za proveru pripadnosti izraza sorti, koriste se funkcije `is_bool()`, `is_int()`, `is_real()`, `is_array()` i `is_bv()`. Sorte različitih izraza se mogu poređiti korišćenjem operatora jednakosti.

Za upravljanje objektima interfejsa kao i za globalno konfigurisanje koristi se klasa `context`. Klasa sadrži konstruktor bez argumenata. Upotrebom klase `context`, mogu se detektovati različite vrste grešaka u korišćenju C++ API-ja. Greške su definisane nabrojivim tipom `Z3_ERROR_CODE`. Neke od nabrojivih konstanti su `Z3_OK`, `Z3_SORT_ERROR`, `Z3_INVALID_USAGE` i `Z3_INTERNAL_FATAL`. Definisanje konstanti vrši se metodama `bool_const()`, `int_const()`, `real_const()` i `bv_const()`. Definisanje različitih sorti vrši se metodama `bool_sort()`, `int_sort()`, `bv_sort()`, `real_sort()` i `array_sort()`.

Izrazi koji se formiraju pripadaju klasi `expr`. Klasa sadrži konstruktor čiji je argument objekat klase `context`. Za dobijanje izraza na zadatoj poziciji u skupu izraza koristi se metoda `at(expr const &index)`. Provera da li podizraz predstavlja deo drugog izraza vrši se metodom `contains(expr const &s)`. Za dobijanje pojednostavljenog izraza ekvivalentnog polaznom koristi se metoda `simplify()` ukoliko takav izraz postoji. Za dobijanje pojednostavljenog izraza može se navesti i skup parametara koji se prosleđuju Z3 simplifikatoru. Zamenu vektora izraza drugim vektorom vrši se metodom `substitute(expr_vector const &source, expr_vector const &destination)`.

Postoji veliki broj metoda i operatora koji se koriste za izgradnju složenih izraza. Podržan je veliki broj aritmetičkih operatora za rad za izrazima uključujući operatore sabiranja, oduzimanja, množenja, deljenja, računanja stepena i modula. Svi aritmetički operatori kao argumente imaju izraze. Rezultat primene

operatora je novi izraz. Pored toga, mogu se koristiti i različiti logički operatori. Neke od podržanih logičkih operacija su konjunkcija, disjunkcija, implikacija, negacija konjunkcije i negacija disjunkcije. Konjunkcija vektora izraza vrši se metodom `mk_and(expr_vector const &args)`. Disjunkcija vektora izraza vrši se metodom `mk_or(expr_vector const &args)`. Implikacija dva izraza vrši se metodom `implies(expr const &a, expr const &b)`. Negacija konjunkcije dva izraza vrši se metodom `nand(expr const &a, expr const &b)`. Negacija disjunkcije dva izraza vrši se metodom `nor(expr const &a, expr const &b)`. Nad izrazima se mogu primenjivati relacijski operatori `==`, `!=`, `<`, `<=`, `>`, `>=` pri čemu izrazi moraju biti odgovarajuće sorte kako bi poređenje bilo moguće. Nadovezivanje dva izraza vrši se metodom `concat(expr const &a, expr const &b)`. Povratna vrednost metode `concat` je tipa `expr_vector` i odgovara konjunkciji izraza a i b. Može se vršiti i nadovezivanje vektora izraza. Kombinovanjem pomenutih metoda i operatora mogu se graditi izrazi proizvoljne složenosti.

Definicija funkcije vrši se objektima klase `func_decl`. Korišćenjem ove klase definišu se interpretirane i neinterpretirane funkcije rešavača Z3. Povratne vrednosti funkcija određene su nabrojivim tipom `Z3_decl_kind`. Neke od nabrojivih konstanti su `Z3_OP_TRUE`, `Z3_OP_FALSE`, `Z3_OP_REAL`, `Z3_OP_INT` i `Z3_OP_ARRAY`. Dobijanje imena funkcionskog simbola vrši se metodom `name()`. Određivanje arnosti funkcionskog simbola vrši se metodom `arity()`. Određivanje sorte i-tog parametra funkcionskog simbola određuje se metodom `domain(unsigned i)`.

U okviru C++ interfejsa, teorije rešavača Z3 zadate su semantički navođenjem modela. Ova podrška implementirana je klasom `model`. Sadrži konstruktor čiji je argument objekat klase `context`. Interpretacija izraza definisanog u modelu dobija se korišćenjem metode `eval(expr const &n)`. Metodom `get_func_decl(unsigned i)` dobija se i-ti funkcionalni simbol modela. Metodom `get_const_decl(unsigned i)` dobija se interpretacija i-te konstante modela. Metodom `num_consts()` dobija se broj konstanti datog modela kao funkcionskih simbola arnosti 0. Metodom `num_funcs()` dobija se broj funkcionskih simbola arnosti veće od 0. Metodom `size()` vraća se broj funkcionskih simbola modela. Poređenje modela vrši se operatorom jednakosti. Dva modela su jednaka ukoliko su im jednake interpretacije svih funkcionskih simbola. Za ispisivanje modela, koristi se funkcija `Z3_model_to_string` čiji su argumenti objekti klase `context` i `model`.

Sa rešavačem Z3 komunicira se korišćenjem objekta klase `solver`. Objekat klase `solver` inicijalizuje se vrednostima objekta klase `context`. Osnovni metodi klase

solver su `add`, `check` i `get_model`. Metodom `add(expr const &e)` dodaje se ograničenje koje se prosleđuje rešavaču. Metodom `check()` proverava se zadovoljivost ograničenja prosleđenih rešavaču. Metodom `get_model()` vraća se model definisan ograničenjima ukoliko postoji. Pre korišćenja metode `get_model()`, mora se pozvati metod `check()`. Metodom `assertions()` vraća se vektor ograničenja prosleđenih rešavaču. Ograničenja se mogu čitati iz fajla i iz stringa, korišćenjem metoda `from_file(char const *file)` i `from_string(char const *s)`. Uklanjanje svih ograničenja prosleđenih rešavaču vrši se metodom `reset()`.

Interfejs kroz primere

Naredni primeri ilustruju korišćenje najvažnijih klasa i metoda C++ interfejsa za komunikaciju sa rešavačem Z3. Primer 17 ilustruje kreiranje bulovskih izraza i jednostavne formule i prikazuje kako se kreira i upotrebljava klasa `context` i klasa `solver`. U ovom primeru, ilustrovano je dodavanje ograničenja u solver metodom `add` i proveravanje njegove zadovoljivosti metodom `check`.

Primer 17 *Primer demonstrira važenje De Morganovog zakona dokazivanjem formule iz primera 3. Pokazuje se nezadovoljivost negirane formule. U zavisnosti od rezultata štampa se odgovarajuća poruka.*

```

1 void demorgan() {
2     context c;
3     expr x = c.bool_const("x");
4     expr y = c.bool_const("y");
5     expr e = !(x && y) == (!x || !y);
6
7     solver s(c);
8     s.add(!e);
9
10    switch (s.check()) {
11        case unsat:   std::cout << "Formula je valjana"; break;
12        case sat:     std::cout << "Formula nije valjana"; break;
13        case unknown: std::cout << "Rezultat je nepoznat"; break;
14    }
15 }
```

Primer 18 ilustruje kreiranje celobrojnih konstanti i jednostavne neinterpretirane funkcije upotrebom klase `func_decl`. Prilikom definisanja funkcije navodi se njeni

ime kao i sorte argumenta i povratne vrednosti. Ilustruje se kreiranje složenijeg izraza upotrebom metode `implies` koji odgovara logičkom operatoru implikacije. Složeniji izraz prosleđuje se solveru i proverava se njegova zadovoljivost.

Primer 18 *Primer demonstrira upotrebu neinterpretiranih funkcija dokazivanjem formule $x = y \Rightarrow g(x) = g(y)$. Dodaje se negacija prethodno navedene formule. U zavisnosti od rezultata, štampa se odgovarajuća poruka.*

```

1 void primer_sa_neinterpretiranim_funkcijama() {
2     context c;
3     expr x      = c.int_const("x");
4     expr y      = c.int_const("y");
5     sort I      = c.int_sort();
6     func_decl g = function("g", I, I);
7
8     solver s(c);
9     expr e = implies(x == y, g(x) == g(y));
10    s.add(!e);
11    if (s.check() == unsat)
12        std::cout << "dokazano";
13    else
14        std::cout << "nije dokazano";
15 }
```

U primeru 19 korišćenjem metode `get_model` pristupa se modelu koji je solver vratio. Vrši se evaluacija izraza dobijenih iz modela primenom metode `eval`.

Primer 19 *Rešavaču se prosleđuju jednostavna ograničenja nad konstantama. Zatim se vrši evaluacija jednostavnih izraza nad konstantama definisanih u modelu.*

```

1 void eval_primer() {
2     context c;
3     expr x = c.int_const("x");
4     expr y = c.int_const("y");
5     solver s(c);
6
7     s.add(x < y);
8     s.add(x > 2);
9     std::cout << s.check();
10
11    model m = s.get_model();
12    std::cout << "Model:" << m;
```

```

13     std::cout << "x+y = " << m.eval(x+y);
14 }
```

Primer 20 ilustruje pronalaženje interpretacija konstanti modela za problem linearne aritmetike uvođenjem ograničenja. Pokazuje se kako se korišćenjem klase `func_decl` pristupa konstantama modela kao funkcijskim simbolima arnosti 0.

Primer 20 *Rešavaču se prosledjuju jednostavna ograničenja linearne aritmetike $x \geq 1$ i $y < x + 3$. Ispisuju se imena i interpretacije konstanti modela korišćenjem funkcije `arity` klase `func_decl`.*

```

1 void primer_linearne_aritmetike() {
2     context c;
3     expr x = c.int_const("x");
4     expr y = c.int_const("y");
5     solver s(c);
6
7     s.add(x >= 1);
8     s.add(y < x + 3);
9     std::cout << s.check();
10    model m = s.get_model();
11
12    for(unsigned i = 0; i < m.size(); i++) {
13        func_decl v = m[i];
14        assert(v.arity() == 0);
15        std::cout << v.name() << "=" << m.get_const_interp(v);
16    }
17 }
```

Primer 21 ilustruje pronalaženje interpretacija realnih konstanti modela za problem nelinearne aritmetike uvođenjem ograničenja. Interpretacija realnih konstanti ispisuje se u celobrojnom i realnom formatu korišćenjem opcija za konfigurisanje formata ispisa klase `context`.

Primer 21 *Rešavaču se prosledjuju jednostavna ograničenja nelinearne aritmetike $x^2 + y^2 = 1$ i $x^3 + z^3 < 0.5$. Ispisuju se imena i interpretacije konstanti modela korišćenjem funkcije `arity` klase `func_decl`.*

```

1 void primer_nelinearne_aritmetike() {
```

```

2     context c;
3     expr x = c.real_const("x");
4     expr y = c.real_const("y");
5     expr z = c.real_const("z");
6
7     solver s(c);
8     s.add(x*x + y*y == 1);
9     s.add(x*x*x + z*z*z < c.real_val("1/2"));
10
11    std::cout << s.check();
12    model m = s.get_model();
13    std::cout << m;
14
15    for(unsigned i = 0; i < m.size(); i++) {
16        func_decl v = m[i];
17        assert(v.arity() == 0);
18        std::cout << v.name() << "=" << m.get_const_interp(v);
19    }
20
21 }
```

Primer 22 ilustruje pronalaženje interpretacija konstanti koje imaju bitvektorskiju reprezentaciju korišćenjem metode `bv_const` klase `context`. Parametri ove metode su ime i broj mesta za zapisivanje konstante.

Primer 22 Rešavaču se prosledjuje ograničenje $x^y - 103 = x * y$. Ispisuju se imena i interpretacije konstanti predstavljenih bitvektorom dužine 32 korišćenjem funkcije `arity` klase `func_decl`.

```

1 void primer_sa_bitvektorima() {
2     context c;
3     expr x = c.bv_const("x", 32);
4     expr y = c.bv_const("y", 32);
5
6     solver s(c);
7     s.add((x ^ y) - 103 == x * y);
8     std::cout << s.check();
9     std::cout << s.get_model();
10
11    for(unsigned i = 0; i < m.size(); i++) {
12        func_decl v = m[i];
13        assert(v.arity() == 0);
```

```
14     std::cout << v.name() << "=" << m.get_const_interp(v);  
15 }  
16 }
```

Glava 4

Automatsko generisanje test primera

Uporedno sa nastajanjem novih tehnologija povećava se obim posla koji je potrebno obaviti pri razvoju softverskog rešenja. Takođe, teži se i ka većem kvalitetu softverskog rešenja koji često dovodi do porasta složenosti rešenja. Sa porastom složenosti sistema, povećava se mogućnost pojave greške u softveru. Iz tog razloga se u procesu razvoja posebna pažnja posvećuje ispitivanju ispravnosti softvera [3]. Takođe, sve se više teži delimičnoj ili potpunoj automatizaciji poslova koji su se ranije morali izvršavati manuelno.

Kao što je opisano u glavi 2, postoje različite vrste testiranja. U većini slučaja se generisanje testova vrši manuelno. Ukoliko bi se ovaj proces automatizovao, značajno bi se skratilo vreme potrebno za testiranje kao i broj testera uključenih u proces razvoja. Na osnovu navedenih činjenica, poželjno je da se ispravnost softverskog sistema ispituje automatski generisanim testovima uvek kada je to moguće [42].

U ovoj glavi opisana je statička analiza softvera, kao jedan od načina ispitivanja ispravnosti programa, u poglavlju 4.1. U poglavlju 4.2 opisan je sistem za statičko utvrđivanje ispravnosti softvera LAV. U poglavlju 4.3 navedena je motivacija i značaj automatskog generisanja test primera. U delovima 4.4 i 4.5 opisana je integracija koda u postojeće klase i module kao i implementacija novih klasa sa ciljem automatskog generisanja test primera u okviru alata LAV. Integrисани kod javno je dostupan¹.

¹Može se pronaći na adresi https://github.com/djordjevicana93/master_rad/tree/master/implementacija

4.1 Statička provera ispravnosti softvera

Statičko ispitivanje ispravnosti programa predstavlja analizu programskog koda, bez njegovog izvršavanja [28]. Prema načinu utvrđivanja ispravnosti softvera statičkom analizom, razlikujemo *manuelni pristup*, koji obuhvata ručne provere koda, kao i *automatizovani pristup*. Slično kao i kod neodlučivosti problema ispitivanja zaustavljanja programa (eng. *halting problem*), ne postoji opšti algoritam kojim se utvrđuje da li je neka naredba programa dostižna, a samim tim i da li je sam program ispravan. Iz tog razloga primenjuju se različite aproksimacije u kojima se uslovi ispravnosti programa iskazuju formulama formalno definisanih matematičkih teorija. Automatizovani pristupi statičke analize programa su *proveravanje modela*, *apstraktna interpretacija* i *simboličko izvršavanje*. Kako sistem LAV, opisan u delu 4.2, kombinuje pomenute tehnike statičke analize, u nastavku će svaka od tehnika biti detaljnije objašnjena.

Proveravanje modela je tehnika statičke analize koda u kojem se sistem, čiju je ispravnost potrebno utvrditi, opisuje konačnim automatom, a željeno ponašanje softvera se opisuje u terminima temporalne logike [11]. Dostupna stanja automata se sistematski obilaze radi provere ponašanja sistema. U slučaju neuspešne provere, generiše se kontraprimer koji narušava željeno ponašanje sistema. Proces ispitivanja ispravnosti može biti kompleksan ukoliko je broj mogućih stanja automata veliki. Potencijalni problem ovog pristupa je kombinatorna eksplozija stanja koji podrazumeva eksponencijalni porast broja stanja sa povećanjem broja promenljivih. U tom slučaju koristi se metod *proveravanja ograničenih modela* u kojem se ograničava dužina putanje stanja automata [3]. Za utvrđivanje ispravnosti uslova programa, metod proveravanja modela obično koristi dijagrame binarnih odluka, dok metod proveravanja ograničenih modela najčešće koristi SAT ili SMT rešavače [7].

Apstraktna interpretacija predstavlja metodu statičke analize u kojoj se semantika programa opisuje matematičkim modelom mogućih ponašanja programa [36]. Ponašanje programa modeluje se konkretnim domenom i relacijama nad njim. Potencijalni problem ovog pristupa javlja se u slučajevima jako velikih domena i tada se vrši aproksimacija konačnog domena apstraktnim. Aproksimacijom domena mogu se izgubiti važne informacije. Iz tog razloga, posebna pažnja posvećuje se biranju adekvatne aproksimacije [13]. Sa druge strane, apstrahovanjem domena povećava se skalabilnost metode. Ova tehnika ima široku primenu, ali se najčešće koristi za analizu u okviru kompilatora sa ciljem pronalaženja klasa grešaka u

programu kao što su deljenje nulom, prekoračenje bafere i dereferenciranje NULL pokazivača.

Simboličko izvršavanje je tehnika statičke analize koda u kojoj se ponašanje programa analizira praćenjem simboličkih izraza [44]. Umesto konkretnih vrednosti promenljivih upotrebljavaju se simboličke vrednosti, dok se putanje izvršavanja programa modeluju simboličkim izrazima. Ukoliko se simboličkim izvršavanjem neke putanje u programu pokaže da je ona ispravna, time se potvrđuje ispravnost svih mogućih ulaza koji prate tu putanju. Broj putanja programa često je previelik, čime se onemogućava sistematsko pretraživanje svih mogućih putanja. Iz tog razloga, ova metoda se obično koristi za pronalaženje grešaka umesto dokazivanja ispravnosti. U zavisnosti od redosleda kojem se putanje programa proveravaju, vreme potrebno za pronalaženje greške može značajno da varira [45]. Šta više, postoji rizik da se greška ne detektuje ukoliko istekne vreme predviđenu za analizu.

4.2 Sistem LAV

LAV (akronim *LLVM Automated Verifier*) je alat otvorenog koda za statičku proveru ispravnosti softvera [25]. Implementiran je u programskom jeziku C++ [24]. Svrha sistema LAV je statička analiza, generisanje i proveravanje uslova ispravnosti imperativnih programa koristeći tehnike opisane u poglavљу 4.1. Sistem koristi LLVM međujezik, radi transformisanja programa u oblik koji je pogodniji za analizu [32]. Osnovna namena alata je analiza programa napisanih u programskom jeziku C, ali se zbog univerzalnosti LLVM reprezentacije koda može koristiti za analizu drugih imperativnih jezika za koje postoje pristupne komponente.

Sistem modeluje ponašanje programa, konstruiše uslove ispravnosti programa i vrši transformaciju formiranih uslova u formule logike prvog reda. Podržane teorije su teorija neinterpretiranih funkcija, teorija linearne aritmetike, teorija bitvektora i teorija nizova [5]. Formule kojima se definišu uslovi ispravnosti programa šalju se na proveru SMT rešavaču. Sistem LAV podržava rad sa nekoliko SMT rešavača (Boolector, Z3, MathSAT i Yices). Na osnovu rezultata rešavača, LAV generiše izveštaj o ispravnosti naredbi programa.

Ispitivanje ispravnosti programa se u sistemu LAV, svodi na proveravanje da li u nekoj liniji programa postoji izraz koji može da ima neku nedozvoljenu vrednost ili da adresa pokazuje na mesto u memoriji koje nije rezervisano za dati program. Ovakvim načinom ispitivanja detektuju se, između ostalog, greške deljenja nulom,

prekoračenja bafera i dereferenciranja NULL pokazivača.

Izvršavanje programa i uslov ispravnosti se u okviru sistema LAV opisuje formulama logike prvog reda [45]. Teorija u koju se transformiše izgrađena formula se može odrediti na osnovu analiziranog koda ili zadavanjem kriterijuma efikasnosti i preciznosti rezultata.

Sistem LAV koristi naredne dve osobine LLVM reprezentacije koda. Prva pretpostavka podrazumeva da se ulazni program sastoji od bazičnog bloka instrukcija. Izvršavanje bloka može početi samo u ulaznoj tački bloka i mora se završiti nakon izvršavanja poslednje instrukcije bloka. Druga pretpostavka podrazumeva da nijedna instrukcija ne može koristiti više operatora ili poziva funkcije, izuzev operatora dodеле. Takođe, poslednja instrukcija bloka definiše kojim blokovima u programu je moguće nastaviti izvršavanje. Pomenute osobine LLVM reprezentacije koda su neophodan preduslov za građenje formula koje se koriste u okviru alata LAV.

U okviru sistema LAV, vrši se ispitivanje ispravnosti svake naredbe u programu. Za naredbu programa formira se formula **context** koja opisuje izvršavanje programa do te naredbe i formula **error** koja predstavlja grešku do koje može doći pri njenom izvršavanju. Uslov ispravnosti odgovara formuli **context** $\Rightarrow \neg \text{error}$, a uslov neispravnosti odgovara formuli **context** $\Rightarrow \text{error}$.

Na taj način se ispitivanje da li naredba dovodi do greške svodi na ispitivanje valjanosti formula ispravnosti i neispravnosti u izabranoj teoriji upotreboom SMT rešavača. U zavisnosti od rezultata ispitivanja, naredba može biti bezbedna, neispravna, nebezbedna i nedostižna.

Naredba je *bezbedna* ukoliko prilikom njenog izvršavanja nikada ne dolazi do greške. Naredba se smatra *neispravnom* ukoliko prilikom njenog izvršavanja uvek dolazi do greške. *Nebezbedna naredba* je naredba čije izvršavanje može dovesti do greške ali i ne mora. *Nedostižna* je ona naredba koja nikada neće biti izvršena.

Primenom sistema LAV za ispitivanje ispravnosti C programa pokazano je da je korišćeni pristup uporediv sa drugim alatima slične namene [45]. Dodatno, eksperimentalni rezultati pokazuju prednost alata LAV u odnosu na alate koji koriste tehniku simboličkog izvršavanja u programima u kojima postoji veliki broj mogućih putanja.

4.3 Opis problema

Proveravanje da li program sadrži grešku, računarski je zahtevan proces. Prema Murovom zakonu [43], eksponencijalni porast snage računara dovodi do povećanja raznovrsnosti problema koji se mogu rešiti. S obzirom na to da se u procesu automatizacije testiranja softvera posebna pažnja poklanja odnosu efikasnosti i tačnosti, poželjno je iskoristiti pomenuti eksponencijalni rast snage računara. Pri ispitivanju ispravnosti softvera, to se može ostvariti upotrebom striktnih matematičkih metoda.

Sistemi čija je svrha ispitivanje ispravnosti softvera korišćenjem tehnika statičke analize, opisanim u poglavlju 4.1, implementaciono su zahtevni. Imajući u vidu blisku povezanost ovakvih sistema sa matematičkim formalizmima i modelovanjem, potrebno je mnogo uloženog truda i stručan tim ljudi.

Cilj sistema za ispitivanje ispravnosti softvera je da pokrije što veći broj grešaka. Kako složeniji sistemi imaju ogroman broj putanja, testiranje svih putanja u praksi je nemoguće. Da bi se ovaj problem prevazišao, rešenje bi bilo da sistem za proveravanje ispravnosti softvera automatski generiše test primere koji bi potencijalno doveli do greške u softveru. S obzirom da tehnike statičke analize primenjuju različite aproksimacije prilikom pravljenja modela programa, ovakvi sistemi mogu dovesti do pojave lažnih upozorenja (eng. *false positives*). *Lažno upozorenje* je izveštaj da program ima grešku koja zapravo ne postoji. Zbog pojave lažnih upozorenja, potrebno je proveriti njihovu validnost.

Sistem LAV implementira algoritam koji uslove ispravnosti programa opisuje formulama izabrane teorije logike prvog reda i ispituje njihovu zadovoljivost korišćenjem SMT rešavača. Ukoliko je negiran uslov ispravnosti naredbe zadovoljiva formula, SMT rešavač vraća model sa vrednostima koje predstavljaju potencijalnu grešku u softveru. Cilj ovog rada je izdvajanje vrednosti modela rešavača Z3 radi automatskog generisanja test primera i detektovanja greške integracijom u postojeće klase i module sistema LAV. Nadogradnja obuhvata izdvajanje vrednosti modela teorije neinterpretiranih funkcija, teorije linearne aritmetike, teorije bitvektora i teorije nizova.

4.4 Opis arhitekture

Automatsko generisanje test primera upotrebom rešavača Z3 ostvareno je nadogradnjom postojećih klasa i modula alata LAV. Proces automatskog generisanja

test primera primenom tehnika statičke analize i rešavača Z3 ima dva osnovna dela. Prvi deo predstavlja modelovanje uslova ispravnosti programa formulama izabrane teorije i eksportovanje generisane formule u format izabranog rešavača. To je ostvareno kroz hijerarhiju klase za rad za izrazima i dopunom klase `z3-instance`. U okviru rešavača Z3 koriste se teorija linearne aritmetike (klasa `la-expression-z3`) ili teorija bitvektora (klasa `bv-expression-z3`).

Drugi deo predstavlja izdvajanje vrednosti modela rešavača Z3 na kraju svakog bloka naredbi programa. Za izdvajanje vrednosti modela u teoriji linearne aritmetike i bitvektora koriste se klase `la-expression-z3` i `bv-expression-z3`. Dodata je podrška za izdvajanje vrednosti modela u okviru teorije nizova (klasa `Abstract Array`). Vrednosti modela rešavača nakon izvršavanja prvog bloka naredbi predstavljaju test primere za koje je potrebno proveriti da li dovode do softverske greške. Kompozicijom ovih delova implementirana je podrška za automatsko generisanje test primera upotrebom rešavača Z3 u okviru sistema LAV.

Test primeri se generišu pod pretpostavkom da se sve vrednosti unose na početku rada programa. Ovaj uslov veoma ograničava upotrebljivost sistema, ali je prvi korak ka uvođenju potrebne infrastrukture za generisanje test primera u opštem slučaju.

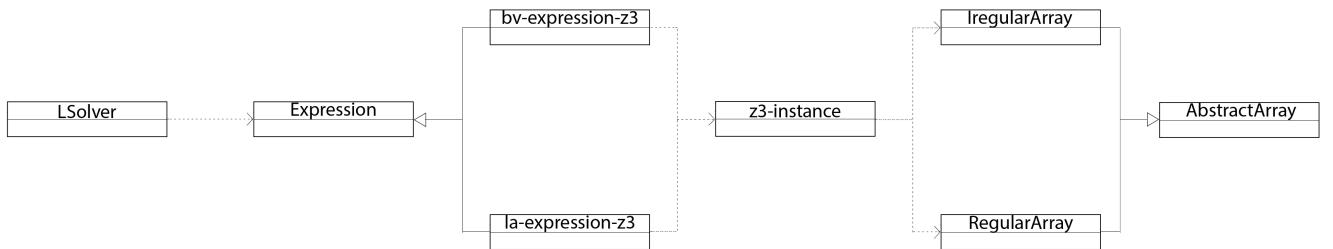
4.5 Nadogradnja sistema LAV

Integracija koda u postojeće klase i module kao i implementacija novih klasa pisana je u programskom jeziku C++ zbog kompatibilnosti sa sistemom LAV.

Komunikacijom alata LAV sa rešavačem Z3 proverava se valjanost uslova ispravnosti naredbe i valjanost uslova izlaska iz bloka. Proveravanje valjanosti formule u okviru teorija rešavača Z3 vrši se ispitivanjem zadovoljivosti negirane formule. Važi da je formula valjana ukoliko je negacija formule nezadovoljiva. Slično, formula nije valjana ukoliko je negacija formule zadovoljiva.

Poziv rešavača vrši se korišćenjem ranije implementirane klase `LSolver`. Ova klasa obezbeđuje pripremu formule prevodenjem u formulu odgovarajuće teorije. Komunikacija sa rešavačem Z3 ostvaruje se putem C++ interfejsa koji apstrahuje pristup samom rešavaču. Pored toga, ova klasa je odgovorna za efikasno korišćenje inkrementalnog pristupa poziva rešavača. Kod inkrementalnog pristupa, pri ispitivanju uslova ispravnosti u okviru jedne funkcije, formule koje odgovaraju nepotrebnim, ali već razmatranim blokovima, mogu se zadržati u okviru formule. Na

ovaj način, rešavač Z3 može iskoristiti rezultate naučene iz prethodnih pokušaja ispitivanja zadovoljivosti.



Slika 4.1: Dijagram klasa

Dijagram klase koje se koriste pri izdvajajanju vrednosti modela i automatskom generisanju test primera dat je na slici 4.1. Klasa **LSolver** instancira objekat klase **Expression**, čiji izraz odgovara uslovu ispravnosti C programa. U zavisnosti od izbora teorije linearne aritmetike ili teorije bitvektora (klase **la-expression-z3** i **bv-expression-z3**), pozivaju se metode interfejsa rešavača za izdvajanje vrednosti promenljivih modela u okviru klase **z3-instance**. Dodatno, u slučaju korišćenja teorije nizova, izdvajanje vrednosti elemenata nizova vrši se upotrebom klase **AbstractArray**, **RegularArray** i **IrregularArray**. U nastavku sledi detaljniji opis integrisanog koda u postojeće klase kao i novih klasa kojim se obezbeđuje automatsko generisanje test primera u sistemu LAV.

Klasi **LSolver** dodata je mapa (`std::map`) u kojoj se čuvaju imena promenljivih i redni brojevi koji odgovaraju redosledu učitavanja ulaza. Ova mapa se koristi pri generisanju test primera. Dodata je metoda `WriteTest` koja izdvaja vrednosti modela rešavača nakon izvršenog prvog bloka instrukcija u zaseban fajl. Ove vrednosti predstavljaju test primere za koje je potrebno ponovo pokrenuti C program i proveriti da li dovode do greške. Važi pretpostavka da će sve vrednosti modela biti učitane u prvom bloku. U slučaju da ova pretpostavka ne važi, testovi generisani na osnovu modela neće biti ispravni.

Izdvajanje vrednosti promenljivih nakon izvršavanja svakog bloka instrukcija implementirano je ranije u okviru metode `WriteStoreValues`, dok je u okviru nadogradnje dodata podrška za izdvajanje vrednosti elemenata nizova. Vrednosti modela ispisuju se u poseban fajl zajedno sa rednim brojem linije ulaznog programa koja

odgovara poslednjoj instrukciji bloka.

Tokom analize koda, LAV generiše uslove ispravnosti koje proverava putem interfejsa za programiranje rešavača Z3. Preslikane vrednosti modela dobijene na ovaj način konvertuju se u odgovarajuće tipove podataka u zavisnosti od izbora aritmetike rešavača (celobrojna ili realna aritmetika).

Pozivom rešavača instancira se objekat klase `z3-instance`. Ova klasa, između ostalog, od članica sadrži kontekst i model koji su definisani u okviru samog interfejsa za komunikaciju sa rešavačem (klase `Z3_context` i `Z3_model`). Metod `std::string getAssignment(Z3_ast, size_t)` izdvaja vrednosti promenljivih modela pozivom metode interfejsa za evaluaciju izraza.

U zavisnosti od izbora teorije rešavača navođenjem odgovarajuće opcije pri pokretanju sistema LAV, vrši se izdvajanje vrednosti promenljivih modela rešavača upotrebom klase `la-expression-z3` i `bv-expression-z3`. U okviru odgovarajućih metoda ovih klasa vrši se evaluacija prosleđenog izraza. Pri korišćenju teorije bitvektora, navodi se dužina bitvektora za zapis promenljive modela.

Dodata je podrška za izdvajanje vrednosti modela u teoriji nizova (klasa `AbstractArray`). Teorija nizova se može kombinovati sa teorijom neinterpretiranih funkcija, teorijom linearne aritmetike i teorijom bitvektora. Zbog potreba testiranja, razlikuju se dve vrste nizova: regularni i neregularni nizovi, koji su implementirani u okviru klase `RegularArray` i `IrregularArray`. Ove dve klase nasleđuju klasu `AbstractArray`. *Regularni nizovi* su nizovi koji sadrže vrednosti na pozicijama koje su u skladu sa dužinom niza. *Neregularni nizovi* su nizovi koji sadrže vrednosti na negativnim pozicijama ili pozicijama van granica niza. U nekim slučajevima, model rešavača sadrži vrednosti elemenata na pozicijama za koje nije moguće utvrditi kom nizu pripadaju. Iz tog razloga, onemogućeno je pravljenje regularnog niza zbog nedostatka informacija. U ovakvim slučajevima koristi se neregularni niz.

Interno, rešavač Z3 čuva elemente nizova linearno u memoriji, počevši od zadate pozicije. Elementi odgovarajućih nizova smeštaju se u okviru globalnog niza jedan iza drugog. Ukoliko rešavač nekim elementima niza nije dodelio vrednost, one se mogu interpretirati na proizvoljan način. Pri ispisu vrednosti modela nakon svakog bloka instrukcija, nevažne vrednosti označavaju se sa *. Pri formiranju test primera, nevažne vrednosti interpretiraju se brojem 1.

Određivanje vrednosti elemenata nizova na osnovu modela rešavača implementirano je u okviru funkcije `getArrayAssignment` klase `z3-instance`. Nizovi se interpretiraju pozivom metode interfejsa rešavača `Z3_get_array_value(context,`

`model, array_variable, length, indices, values, else_value)` gde se za posledeni kontekst i model popunjavaju vrednosti na odgovarajućim pozicijama. Elementima nizova kojima rešavač nije dodelio vrednost dodeljuje se `else_value`. U slučaju korišćenja teorije bitvektora, pozicije i vrednosti elemenata nizova imaju heksadekadnu notaciju. Zbog kompatibilnosti sa teorijom linearne aritmetike, brojevi zapisani u heksadekadnom formatu konvertuju se u dekadni format. U zavisnosti od dodeljenih vrednosti, u okviru ove metode instanciraju se objekti klase `RegularArray` i `IrregularArray`.

Pri pokretanju alata LAV, opcijom `-solver=Z3-LA-ARR-EUF` označava se upotreba teorije linearne aritmetike, teorije nizova i teorije neinterpretiranih funkcija rešavača Z3. Opcijom `-solver=Z3-BV-ARR-EUF` označava se upotreba teorije bitvektora, teorije nizova i teorije neinterpretiranih funkcija rešavača Z3. Navođenjem opcije `-model` generišu se fajlovi koji sadrže vrednosti promenljivih i nizova modela nakon izvršavanja svakog bloka naredbi kao i putanja kroz program koja dovodi do greške. Za svaku potencijalno neispravnu naredbu C programa, formira se poseban fajl sa vrednostima modela. Navođenjem opcije `-test` generišu se testovi. Test primeri za koje je potrebno pokrenuti izvršavanje C programa generišu se za svaku potencijalno neispravnu naredbu programa u posebnom fajlu. Podrazumevano, test primeri se generišu u `Output/test` direktorijumu u okviru sistema LAV. Opcijom `-test-folder` ova putanja se može predefinisati proizvoljnom putanjom fajl sistema.

Automatizacija testiranja

Automatizacija testiranja programa vrednostima modela u okviru alata LAV vrši se pokretanjem bash skripte `testiranje.sh`. Skripta poziva sistem LAV koji generiše model i test primere za koje je potrebno proveriti da li dovode do greške pri izvršavanju C programa. Pored toga, skripta izvršava C program čije su ulazne vrednosti generisani test primeri.

Kao argumenti pri pokretanju skripte navode se

`./testiranje.sh <ime_programa> <teorija> <test_direktorijum>`
gde su:

`<teorija>` - odabir teorije u koju se formula za opisivanje ponašanja programa transformiše. Podržane teorije su teorija linearne aritmetike (navođenjem argumenta LA) ili teorija bitvektora (navođenjem argumenta BV)

<ime_programa> - C program koji se testira

<test_direktorijum> - putanja na kojoj će se generisati test primeri u okviru fajl sistema. Ovaj argument je opcioni. Ukoliko se izostavi, podrazumevana vrednost je Output/test direktorijum u okviru sistema LAV.

Pored C programa, neophodno je postojanje još jednog C fajla čiji naziv mora imati format `ime_programa_test`². Sadržaj dopunskog fajla je identičan originalnom sa dodatim anotacijama za izdvajanje naziva i tipova ulaznih promenljivih. Postoje dve vrste anotacija, uz zavisnosti da li je ulazna vrednost programa promenljiva ili niz. Za promenljive se koristi anotacija `input_value(ime_promenljive, pozicija)`, dok se za nizove koristi anotacija `input_value_array(ime_niza, pozicija)`, gde pozicija predstavlja redni broj promenljive ili niza pri zadavanju ulaznih vrednosti.

U primeru 23 ispituje se ispravnost jednostavnog C programa korišćenjem alata LAV. Vrednosti modela rešavača ispisuju se nakon izvršavanja svakog bloka naredbi. Važno je napomenuti da generisanje modela ne zahteva uvođenje anotacija, jer nije bitan redosled nabranjanja promenljivih.

Primer 23 *U ovom primeru javlja se greška pri deljenju sa nulom. Na osnovu modela, praćenjem vrednosti nakon svakog izvršenog bloka, dolazi se do putanja koja proizvodi grešku.*

C program:

```

1 #include <stdio.h>
2 int main() {
3     int a, b=15;
4     scanf("%d", &a);
5     if(a < b)
6         a++;
7     if(a == b)
8         b = 0;
9     return a/b;
10 }
```

Model:

```

function: main
error: division_by_zero
9: a = 15, b = 0,
8: a = 15, b = 0,
7: a = 15, b = 15,
6: a = 15, b = 15,
5: a = 14, b = 15,
```

²Trenutno, u okviru sistema LAV nije implementirano automatsko određivanje ulaznih promenljivih, pa se u okviru C koda anotiranje mora navesti. U budućem radu, sa implementacijom automatskog određivanja ulaznih promenljivih, postojanje ovakve datoteke neće biti potrebno.

U primeru 24 generiše se test primer za C program iz primera 23. Prilikom generisanja testova, zahteva se navođenje anotacija čime se određuje redosled promenljivih u test primeru. Automatsko određivanje redosleda promenljivih programa može biti dalji pravac rada pošto je reč o netrivijalnom problemu.

Primer 24 *Test primer definisan je vrednostima modela nakon izvršene poslednje instrukcije prvog bloka. Kako je vrednost promenljive b inicijalizovana, uvodimo anotaciju samo za promenljivu a, pa test primer sadrži samo jednu vrednost.*

C program:

```

1 #include <stdio.h>
2 int input_value(int, int);
3 int main() {
4     int a, b=15;
5     scanf("%d", &a);
6     input_value(a,0);
7     if(a < b)
8         a++;
9     if(a == b)
10        b = 0;
11     return a/b;
12 }
```

Test:

14

U primeru 23 ispituje se ispravnost C programa koji vrši jednostavne algebarske transformacije nad elementima nizova upotrebom alata LAV. Vrednosti elemenata nizova ispisuju se nakon svakog bloka naredbi.

Primer 25 *U ovom primeru javlja se greška pri deljenju sa nulom odgovarajućih elemenata nizova a i b. Elementi nizova kojima rešavač nije dodelio vrednosti označeni su *.*

C program:

```

1 #include <stdio.h>
2 void readInput(int array[], int n) {
3     int i;
4     for(i=0; i<n; i++)
5         scanf("%d ", &array[i]);
6 }
7 int main(){
8     int a[5], b[5];
13    readInput(a, 5);
14    readInput(b, 5);
15    if(a[3] < b[3])
16        a[4]++;
17    if(a[4] == b[4])
18        b[4]=0;
19    return a[4]/b[4];
20 }
```

Model:

```

function: main
error: division_by_zero
19: a[]={*, *, *, 3286, 4681},
b[]={*, *, *, 6283, 0}
17: a[]={*, *, *, 3286, 4681},
b[]={*, *, *, 6283, 4681}
15: a[]={*, *, *, 3286, 4680},
b[]={*, *, *, 6283, 4681}
```

U primeru 26 generiše se test primer za C program iz primera 25. Navode se anotacije kojima se određuje redosled učitavanja odgovarajućih elemenata nizova.

Primer 26 Generisani test primer odgovara vrednostima modela rešavača nakon izvršenog prvog bloka naredbi. Test vrednosti za elemente nizova kojima rešavač nije dodelio vrednosti označene su 1.

C program:

```
1 #include <stdio.h>
2 void readInput(int array[], int n) {
3     int i;
4     for(i=0; i<n; i++)
5         scanf("%d ", &array[i]);
6 }
7 int main(){
8     int a[5], b[5];
13    readInput(a, 5);
14    readInput(b, 5);
15    input_value_array(a, 0);
16    input_value_array(b, 1);
17    if(a[3] < b[3])
18        a[4]++;
19    if(a[4] == b[4])
20        b[4]=0;
21    return a[4]/b[4];
22 }
```

Test:

```
1 1 1 3286 4680 1 1 1 6283 4681
```

Glava 5

Zaključak

U ovom radu razmatran je problem ispitivanja ispravnosti softvera korišćenjem tehnika statičke automatizovane analize. Uslovi neispravnosti programa definisani su formulama u terminima matematičkih teorija. Modeli ovih formula se mogu koristiti za automatsko generisanje test primera za koje se proverava da li zaista dovode do greške u softveru.

Alatu LAV dodata je podrška za preciznije izdvajanje modela u radu sa Z3 rešavačem koji pokriva različite kombinacije teorija. Podržane teorije, kojima je moguće modelovati uslove ispravnosti programa, su teorija neinterpretiranih funkcija, teorija linearne aritmetike, teorija bitvektora i teorija nizova.

Prilikom pravljenja modela ponašanja programa, korišćenjem izabrane teorije, primenjuju se razne aproksimacije. Zbog ovih aproksimacija, mogu se prijaviti greške u programu koje zapravo ne postoje. Iz tog razloga neophodno je pokretanjem programa proveriti da li generisani test primer stvarno dovodi do nebezbednog i neočekivanog ponašanja. Alatu LAV dodata je podrška za automatsko generisanje test primera na osnovu vrednosti modela rešavača Z3 za izabranu teoriju.

Eksperimentalni rezultati koji ukazuju na bolje performanse pri korišćenju rešavača Z3 u poređenju sa drugim SMT rešavačima dostupni su u literaturi [31]. U radu je detaljno opisana upotreba rešavača korišćenjem standarda SMT-LIB i C++ interfejsa.

Buduća istraživanja na temu unapređenja rada mogla bi da obuhvate automatsko određivanje ulaznih promenljivih, da bi se izbeglo dodatno anotiranje promenljivih u samom kodu. Drugo unapređenje moglo bi da obuhvati preciznije izdvajanje modela za druge SMT rešavače pokrivanjem različitih kombinacija teorija. Takođe, format ispisa vrednosti modela i test primera za sve rešavače mogao bi se standardizovati.

Literatura

- [1] Irfan Ali. *What is Black Box Testing?* http://www.idt.mdh.se/kurser/ct3340/ht09/ADMINISTRATION/IRCSE09-submissions/ircse09_submission_29-1.pdf.
- [2] Michael Orlando Art Manion. *Fuzz Testing for Dummies.* https://fuzzinginfo.files.wordpress.com/2012/05/ag_16b_icsjwg_spring_2011_conf_manion_orlando.pdf.
- [3] T. Börner B. Beckert. *On Essential Program Annotations and Completeness of Verifying Compilers.* In Verified Software: Theory, Tools i Experiments, Springer-Verlag, 2009.
- [4] James Bach. *Exploratory Testing.* <http://www.satisfice.com/articles/et-article.pdf>.
- [5] C. Barrett i R. Sebastiani. *Satisfiability Modulo Theories, Frontiers in Artificial Intelligence and Applications.* 2009, str. 825–885.
- [6] Armin Biere i Marijin Heule. *Handbook of Satisfiability, volume 185 of Frontiers in Artificial Intelligence and Applications.* 2009.
- [7] A. Biere i dr. *Bounded Model Checking.* 2003.
- [8] *Black Box Test Data Generation Techniques.* http://staff.cs.psu.ac.th/Apirada/344-454/12_Defect_Testing_handout.pdf.
- [9] J. Levitt C. Barrett D. Dill. *A decision procedure for bit-vector arithmetic.* 1998, str. 522–527.
- [10] Aaron Stump Clark Barrett. *The SMT-LIB Standard - version 2.0.* 2013.
- [11] E. M. Clarke. *25 Years of Model Checking - The Birth of Model Checking.* Lecture Notes in Computer Science, Springer, 2008.
- [12] Alain April Claude Y. Laporte. *Software Quality Assurance.* 2017.

- [13] P. Cousot. *Abstract Interpretation Based Formal Methods and Future Challenges*. In Informatics - 10 Years Back. 10 Years Ahead, London, 2001.
- [14] Leonardo de Moura Dejan Jovanovic. *Solving Non-Linear Arithmetic*. <https://www.microsoft.com/en-us/research/wp-content/uploads/2016/02/nonlinear.pdf>. 2016.
- [15] T. Rajanl Devl. *Importance of Testing in Software Development Life Cycle*. <https://www.ijser.org/researchpaper/Importance-of-Testing-in-Software-Development-Life-Cycle.pdf>. 2012.
- [16] B. Dutertre i L. de Moura. *A Fast Linear-Arithmetic Solver for DPLL(T)*. 2006.
- [17] Farmeena Khan Ehmer Khan. *A Comparative Study of White Box, Black Box and Grey Box Testing Techniques*. 2012.
- [18] *Gray Box Testing*. http://www.idc-online.com/technical_references/pdfs/information_technology/Gray_Box_Testing.pdf.
- [19] dr. Horst Brinkmeyer. *A New Approach to Component Testing*. <https://arxiv.org/pdf/0710.4740.pdf>.
- [20] R. W. House i T. Rado. *A Generalization of Nelson-Open's Algorithm for Obtaining Prime Implicants*.
- [21] *IEEE Standard for Software Unit Testing*. <http://ieeexplore.ieee.org/document/27763/>.
- [22] *Investing in Software Testing: Manual or Automated?* https://www.stickyminds.com/sites/default/files/article/file/2012/XDD3583filelistfilename1_0.pdf.
- [23] M. J. Frade J. B. Almeida. *Rigorous Software Development - An Introduction To Program Verification*. 2011.
- [24] Milena Vujošević Janičić. *LAV - LLVM Automated Verifier*. <http://argo.matf.bg.ac.rs/?content=lav>. 2013.
- [25] Milena Vujošević Janičić. *Automatsko generisanje i proveravanje uslova ispravnosti programa*. PhD Thesis, Matematički fakultet, Univerzitet u Beogradu, 2013.

- [26] Wachovia Bank John E. Bently. *Software Testing Fundamentals - Concepts, Roles and Terminology*. <http://www2.sas.com/proceedings/sugi30/141-30.pdf>.
- [27] Keng Siau John Erickson Kalle Lyytinen. *Agile Modeling, Agile Software Development and Extreme Programming*. <https://search.proquest.com/openview//1?pq-origsite=gscholar&cbl=3752>. 2005.
- [28] Jose Bacelar Almeida Jorge Sousa Pinto. *Rigorous Software Development*. Undergraduate Topics in Computer Science, Springer, London, 2011.
- [29] *KLEE project*. <https://klee.github.io/>.
- [30] D. Nagesh Kumar. *Simplex Method*. http://nptel.ac.in/courses/105108127/pdf/Module_3/M3L3_LN.pdf.
- [31] Nicolas Bjorner Leonardo De Moura. *Efficient E-matching for SMT solvers*. 2009.
- [32] *LLVM - Low Level Virtual Machine*. <http://llvm.org/>.
- [33] M. Pezze M. Young. *Integration and System Testing*. <http://ix.cs.uoregon.edu/~michal/Classes/W98/LecNotes/10-Testing-system.pdf>.
- [34] Leonardo de Moura i Nikolaj Bjorner. *Z3 - An Efficient SMT Solver*, Microsoft Research. 2008, str. 337–340.
- [35] Brian Nielsen. *Test Integration Strategies*. <http://people.cs.aau.dk/~bnielsen/T0V07/lektioner/strategies-07.pdf>.
- [36] R. Cousot P. Cousot. *Abstract Interpretation: A Unified Lattice Model for Static Analysis of Programs*. In Symposium on Principles of Programming Languages, 1977.
- [37] Rodney Parkin. *Software Unit Testing*. <http://condor.depaul.edu/sjost/hci430/documents/testing/UnitTesting.pdf>.
- [38] David Molnar Patrice Godefroid Michael Y. Levin. *Automated Whitebox Fuzz Testing*.
- [39] Microsoft Research. *Automatically generated documentation for the Z3 API*. <https://z3prover.github.io/api/html/>. 2016.
- [40] Microsoft Research. *Automatically generated documentation for the Z3 C++ API*. https://z3prover.github.io/api/html/group__cppapi.html. 2016.

- [41] Christopher T. Collins Roy W. Miller. *Acceptance Testing*. <http://citeseervx.ist.psu.edu/viewdoc/download?doi=10.1.1.18.5040&rep=rep1&type=pdf>.
- [42] John Rushby. *Automated Test Generation and Verified Software*.
- [43] Robert R. Schaller. *Moore's law: Past, present, and future*. IEEE Spectr., 34(6):52–59, 1997.
- [44] James C. King Thomas J. Watson. *Symbolic Execution and Program Testing*. <https://pdfs.semanticscholar.org/a29f/6bad.pdf/>.
- [45] M. Vujošević Janičić i V. Kuncak. „Development and Evaluation of LAV: An SMT-Based Error Finding Platform”. U: *Verified Software: Theories, Tools and Experiments (VSTTE)*. LNCS. Springer, 2012, str. 98–113.
- [46] *WhiteBoxTesting*. <https://students.cs.byu.edu/~cs340ta/fall2017/readings/WhiteBox.pdf>.