

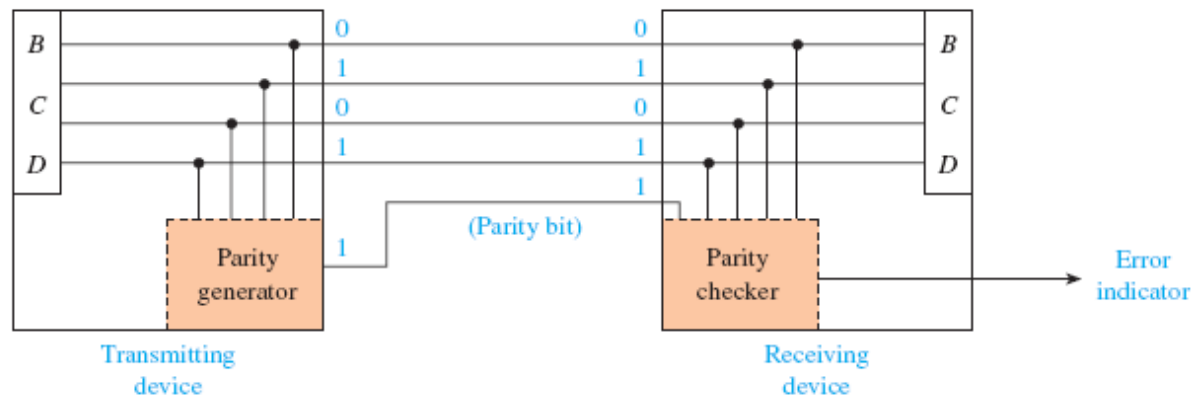
# XOR, XNOR, Digitalna aritmetika

Proveravač parnosti, kontrolisani  
inverter, polusabirač, sabirač

# Pročítati

- Poglavlja 6, 7 i 8 iz udžbenika

# Proveravač parnosti (Parity checker)



Testirati parity generator na nizu bitova koji se menjaju redom (brojački)?

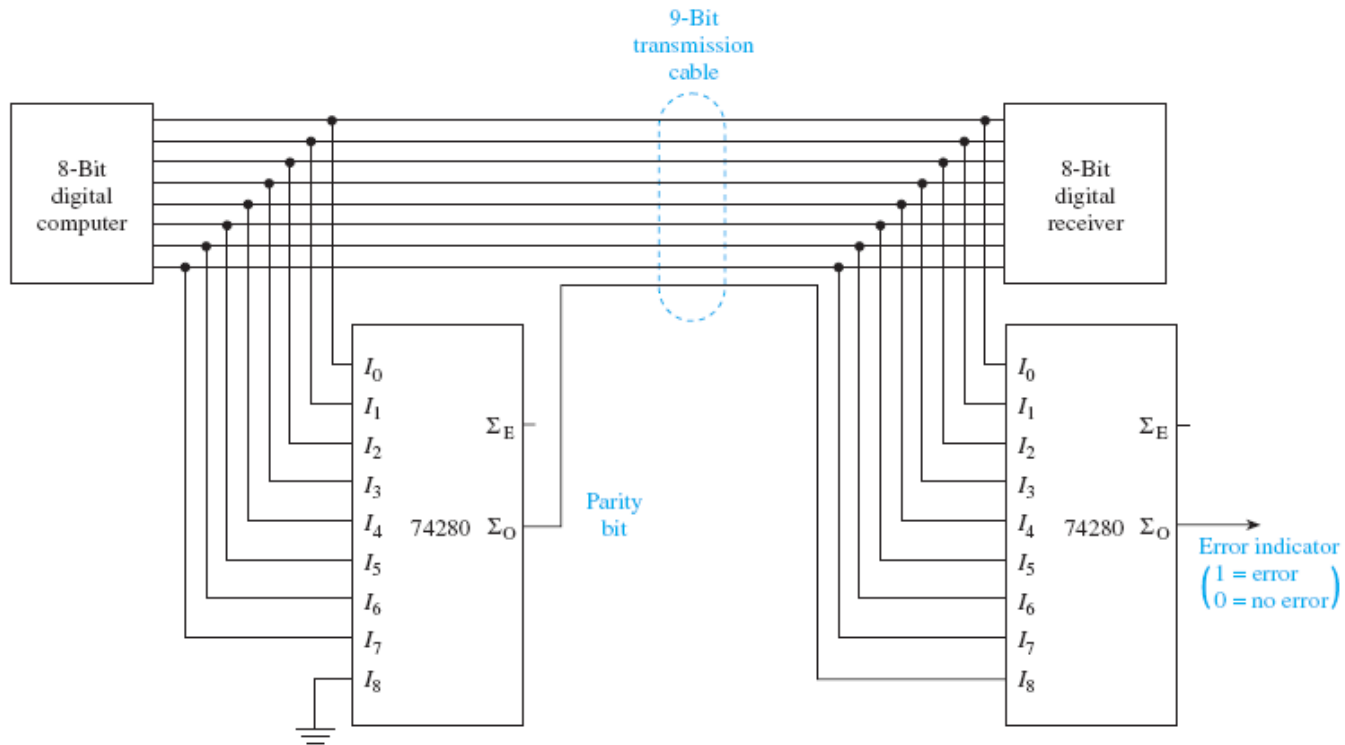
1) Napraviti odgovarajući blok dijagram. Oznaka simbola 74280b

2) Napraviti parity generator u VHDL-u

# XOR, XNOR

- Razmisliti o što jeftinijim implementacijama ovih kola

# 8-bitni sistem za prenos sa proverom



# Kako napraviti n-bitni inverter sa kontrolnim signalom?

- Možda XOR kolo, kako?
- Napisati ovo u VHDL-u, sa i bez petlje?