

Digitalna logika

Dizajner za logička kola

Resursi

- Udžbenik: Digital Electronics – A practical Approach With VHDL 9th edition
- Dizajn logičkih kola:
 - Program MultiSIM (30 dana evaluacija)
- Okruženje za VHDL:
 - Altera Quartus II Web Edition (besplatan)

MultiSIM tutorial

- Pročitati poglavlja 3, 4-1, 4-2 i 4-3 iz udžbenika
- I tutorial za MultiSIM:

<http://www.eng.auburn.edu/~niuguof/2210lab/TUTORIAL.pdf>