

Увод у организацију и архитектуру рачунара 2

-теорија-

4.9.2017.

Број индекса	Име и презиме

Испит траје 75 минута.

ПИСАТИ ЧИТКО – НЕЧИТКИ ОДГОВОРИ НЕЋЕ БИТИ ПРЕГЛЕДАНИ

Број поена по питањима:

Задатак	1	2	3	4	5	6	7	8	9	10	11	укупно
макс.	3	4	4	4	5	5	5	5	5	5	5	50

1. Како се употребљавају Карноове мапе у присуству недефинисаних вредности?
Пример.
2. Шта је сложени сабирач? Како се имплементира? Нацртати пример.
3. Навести најважније врсте контролних сигнала магистрале и објаснити их.
4. Како се од меморијских блокова праве веће меморије? Објаснити на примеру 2 x 16 од 1 x 8.
5. Објаснити скуп-асоцијативно пресликавање адреса кеша и дати пример.
6. Објаснити сличности и разлике између виртуалне меморије и кеша.
7. Објаснити основне кораке операција DMA
8. Шта су изузеци (у контексту система прекида)? Објаснити.
9. Објаснити позивање процедура.
10. Објаснити инструкције микропроцесора за премештање података.
11. Објаснити хоризонтални формат микроинструкција микропроцесора.