

Увод у организацију и архитектуру рачунара 2  
колоквијум  
13.4.2017.

Име и презиме: \_\_\_\_\_

Број индекса: \_\_\_\_\_

1. Нацртати струјна кола и таблице истинитости за НИ и ИЛИ логичке елементе.
2. Нацртати логичко коло енкодера 4-2.
3. Шта је померачки регистар и који су типови померања?
4. Објаснити и представити временским дијаграмом извршавање операције читања у случају синхроне магистрале.
5. Навести и укратко објаснити политике ослобађања магистрале.
6. Објаснити бафер са три стања.
7. Навести и објаснити дијаграм примера имплементације пуног пресликавања адреса у меморији.