

1. Запис слика.
2. Промена знака у различитим типовима записа, примери.
3. Шематски и симболички прикази реализације елемента ЕИЛИ, и извођење ЕИЛИ путем СДНФ.
4. Енкодер, дефиниција, таблица и имплементација енкодера 4-2 са *enable* линијом.
5. JK флип-флоп, дефиниција, таблица, имплементација помоћу SR реза, опис рада.
6. Политике додељивања магистрале.
7. Имплементација RAM чипа димензија 4x3 помоћу D флип-флопова, опис рада.
8. Писање у кеш у случају поготка и у случају промашаја.
9. Шеме енковања података, NRZ, NRZI, USB NRZI, уметање битова.
10. Извршење инструкција (само навођење фаза) и објашњење интерне структуре процесора са једном интерном магистралом и помоћним регистрима.